

# **AX34**

## **Manual en Línea**

DOC. NO. : AX34-OL-S0103A

## Qué es en este manual

AX34 .....	1
<i>Qué es en este manual</i> .....	2
<i>Antes que comenza</i> .....	9
<i>Trámites para rápido instalación</i> .....	10
<i>Mapa de la Placa Madre</i> .....	11
<i>Diagrama de bloque</i> .....	12
Hardware.....	13
<i>JP14 Limpiar CMOS</i> .....	14
<i>CPU Socket</i> .....	15
<i>Conectores de fanes para CPU y caja</i> .....	16
<i>CPU Diseño sin Jumper</i> .....	17
<i>JP29/JP23 FSB/PCI Razón Reloj</i> .....	20
<i>JP33/JP32 Elegir tipo del CPU</i> .....	22
<i>Socket de DIMM</i> .....	23
<i>LED de Fuente de RAM</i> .....	25

<i>Conector del Anterior Panel</i> .....	26
<i>Conector del Fuente ATX</i> .....	28
<i>Auto Recuperación del Suministro AC</i> .....	29
<i>Conectores IDE y Floppy</i> .....	30
<i>IrDA Conector</i> .....	33
<i>WOM (Zero Voltaje Wake on Módem)</i> .....	34
<i>WOL (Wake on LAN)</i> .....	37
<i>4X AGP (Accelerated Graphic Port)</i> .....	39
<i>AMR (Audio/Módem Riser)</i> .....	40
<i>PC99 Trasero Panel codificado por Colores</i> .....	41
<i>Soporta Cuatro Puertos del USB</i> .....	42
<i>JP12 Capacitar/dejar Sonido en Placa</i> .....	43
<i>Conector CD Audio</i> .....	44
<i>Conector Módem Audio</i> .....	45
<i>Conector Vídeo-Audio-IN</i> .....	46
<i>Diseño para larga vida sin batería</i> .....	47

<i>Protección por Corriente Excesivo</i> .....	48
<i>Controlando Hardware</i> .....	50
<i>Fusible Reversible</i> .....	51
<i>Año 2000 (Y2K)</i> .....	52
<i>Capacitor del Bajo ESR 1500uF</i> .....	54
<i>Trazado (Pared del aislamiento de Frecuencia)</i> .....	56
<b>Driver y Utilidad</b> .....	57
<i>Menú Autorun en CD Disco de Primo</i> .....	58
<i>Instalar Windows 95</i> .....	59
<i>Instalar Windows 98</i> .....	60
<i>Instalar Windows 98 SE &amp; Windows 2000</i> .....	61
<i>Instalar Driver VIA 4 in 1</i> .....	62
<i>Instalar Driver de Sonido Onboard</i> .....	63
<i>Instalar Utilidad de controlando Hardware</i> .....	64
<i>ACPI Suspend a Disco Duro</i> .....	65
<i>ACPI Suspend to RAM (STR)</i> .....	72

AWARD BIOS .....	74
<i>Entrar Configuración del BIOS (BIOS Setup)</i> .....	75
<i>Cambiar el Idioma (Change Language)</i> .....	76
<i>Configurar del Estandar CMOS (Standard CMOS)</i> .....	77
<i>Configurar Características del BIOS (BIOS Features)</i> .....	83
<i>Configurar Características del Chipset (Features Setup)</i> .....	94
<i>Gestión del Suministro (Power Management Setup)</i> .....	103
<i>Configurar PNP/PCI</i> .....	113
<i>Cargar Configuraciones predeterminados (Load Setup Defaults)</i> .....	121
<i>Cargar Turbo Predeterminado (Load Turbo Defaults)</i> .....	122
<i>Periféricos Integrados (Integrated Peripherals)</i> .....	123
<i>Establecer Contraseña (Set Password)</i> .....	135
<i>Auto Detección de IDE HDD</i> .....	136
<i>Guardar y Salir Configuración (Save &amp; Exit Setup)</i> .....	138
<i>Cargar EEPROM Predeterminado (EEPROM Default)</i> .....	139
<i>Guardar EEPROM Predeterminado(EEPROM Default)</i> .....	139

<i>Salir Configuración sin Guardar</i> .....	139
<i>NCR SCSI BIOS y Drivers</i> .....	139
<i>Modernizar BIOS (BIOS Upgrade)</i> .....	140
Sobrereloj (OverRelojing).....	141
<i>Tarjeta VGA y Disco Duro HDD</i> .....	143
Glosario .....	144
AC97 .....	144
ACPI ( Configuración avanzado & Interfaz de Fuente).....	144
AGP (Acelerado Puerto Gráfico).....	145
AMR (Riser Audio/Módem) .....	145
CD en Pack de Primo de AOpen.....	145
APM.....	145
ATA/66.....	146
ATA/100.....	146
BIOS (Basica Sistema entrada/salida) .....	146
Bus Master IDE (Modo DMA).....	147

CODEC (Codificar y Descifrar).....	147
DIMM (Modulo de Memoria Doble en Línea).....	147
Memoria EDO (Modo Extended de datos salido Data).....	148
EEPROM (Electronic Erasable Programmable ROM).....	148
EPROM (Erasable Programmable ROM).....	148
FCC DoC (Declaration of Conformity).....	148
FC-PGA.....	149
Flash ROM.....	149
FSB ( anterior Side Bus) Reloj.....	149
ꝑC Bus.....	149
P1394.....	150
Parity Bit (Bit de paridad).....	150
PBSRAM (Pipelined Burst SRAM).....	150
PC100 DIMM.....	150
PC133 DIMM.....	151
PDF Format.....	151

<i>PnP (Plug y Play)</i> .....	151
<i>POST (Power-On Self Test)</i> .....	151
<i>RDRAM (Rambus DRAM)</i> .....	152
<i>RIMM</i> .....	152
<i>SDRAM (Synchronous DRAM)</i> .....	152
<i>SIMM (Single In Line Memory Module)</i> .....	152
<i>SMBus (System Management Bus)</i> .....	153
<i>SPD (Serial Presence Detect)</i> .....	153
<i>Ultra DMA/33</i> .....	153
<i>USB (Universal Serial Bus)</i> .....	154
<i>ZIP file</i> .....	154
Corrector de los errores .....	155
Soportes Tecnicos .....	159
<i>Número de parte y Número serie</i> .....	161
<i>Nombre de Modelo y versión de BIOS</i> .....	162



## Antes que comenza



Este Manual en Línea es de [PDF format](#). Recomendamos Adobe Acrobat Reader 4.0 para hojearse. es incluido en [Bonus CD disc](#) , o puede conseguir una copia libre desde [Adobe web site](#).

Aunque este Manual está óptimo para leer sobre la pantalla. Todavía, está para imprimir. Puede imprimirlo a papel A4 y en la configuración de dos páginas sobre cada hoja en su impresora por elegir **File > Page Setup** y seguir las instrucciones de la programa de imprimir.

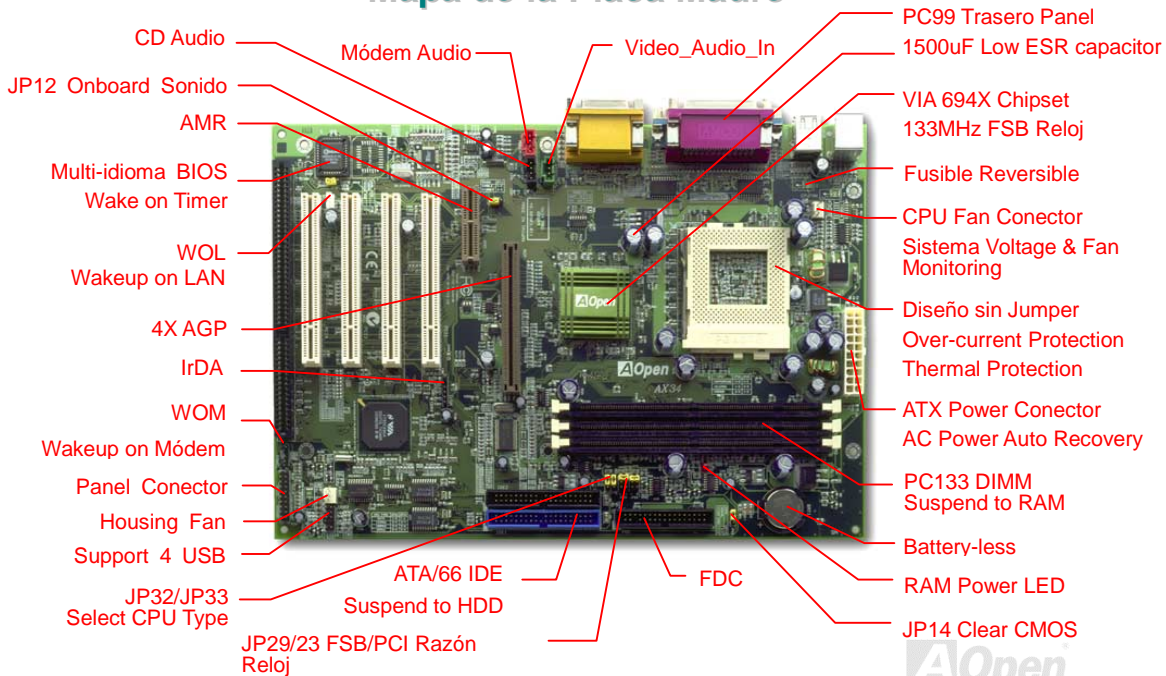
Muchas gracias a su soporte.

## Trámites para rápido instalación

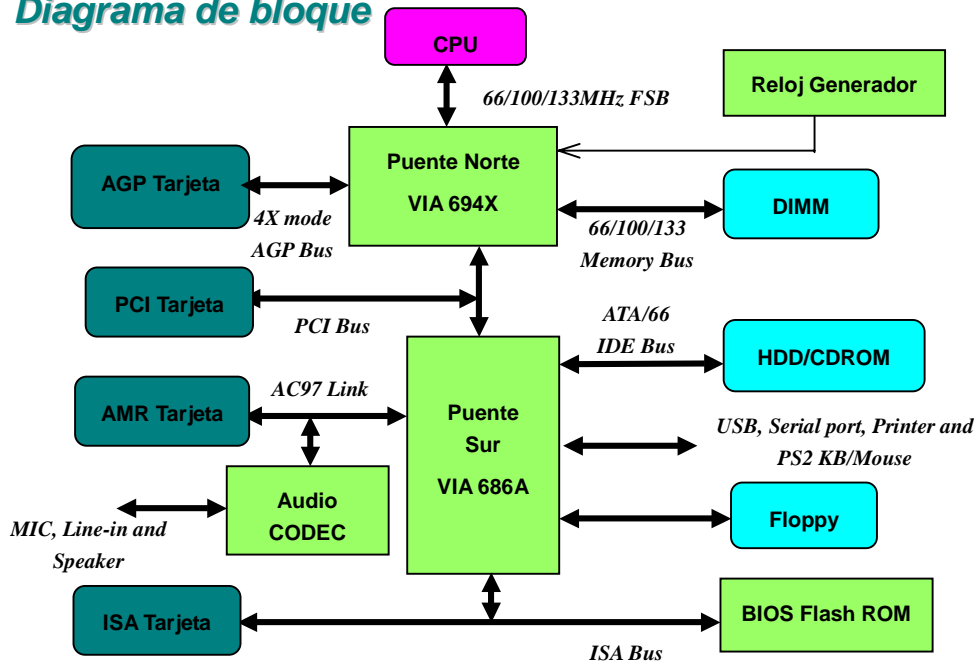
Trámites siguientes le muestran cómo se instala el sistema. Debe seguir los pasos con orden para la instalación correcta.

- [1 Instalar CPU y Fan](#)
- [2 Instalar Sistema Memoria \(DIMM\)](#)
- [3 Conectar anterior Panel Cable](#)
- [4 Conectar IDE y Floppy Cable](#)
- [5 Conectar Cable para ATX suministro](#)
- [6 Conectar Trasero Panel Cable](#)
- [7 Encender sistema y cargar BIOS Setup Default](#)
- [8 Configurar CPU Frecuencia](#)
- [9 Rearrancar sistema](#)
- [10 Instalar sistema operativo \(como Windows 98\)](#)
- [11 Instalar Driver y Utilidad](#)

## Mapa de la Placa Madre

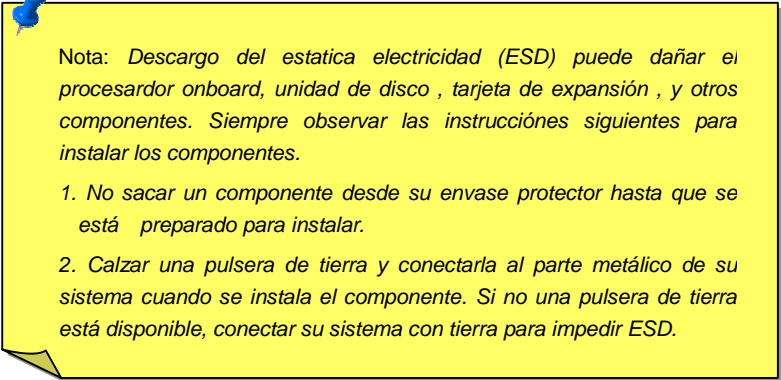


## Diagrama de bloque



## Hardware

Este capítulo ilustra las conexiones de jumpers, conectores y los dispositivos de hardware de esta placa madre.



*Nota: Descarga del estatica electricidad (ESD) puede dañar el procesador onboard, unidad de disco , tarjeta de expansión , y otros componentes. Siempre observar las instrucciones siguientes para instalar los componentes.*

- 1. No sacar un componente desde su envase protector hasta que se está preparado para instalar.*
- 2. Calzar una pulsera de tierra y conectarla al parte metálico de su sistema cuando se instala el componente. Si no una pulsera de tierra está disponible, conectar su sistema con tierra para impedir ESD.*

## JP14 Limpiar CMOS



**Normal Operation**  
(default)



**Clear CMOS**

Puede limpiar CMOS para reestablecer sistema predeterminado. Cumplir los trámites para limpiar CMOS.

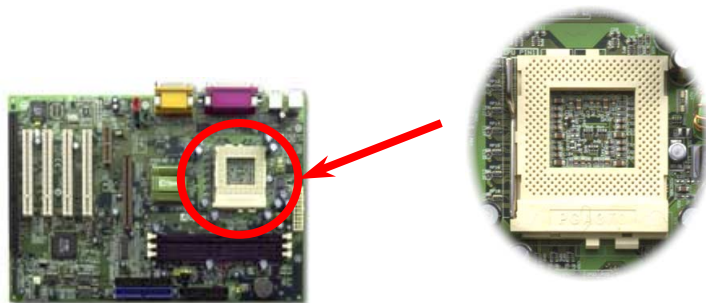
1. Apagar su sistema, y también cerrar la electrica energia AC.
2. Desmontar electrico cable ATX desde conector PWR2.
3. Localizar JP14 y cerrar clavijas 2-3 por unos pocos segundos.
4. Restablecer JP14 a su anterior condición de clavijas 1-2.
5. Volver a conectar cable ATX a conector PWR2.

Consejo: *¿Cuándo limpio CMOS?*

1. *El fracaso de arrancar después de sobrereloj de CPU...*
2. *olvida la contraseña...*
3. *después de deshacer las problemas...*

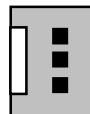
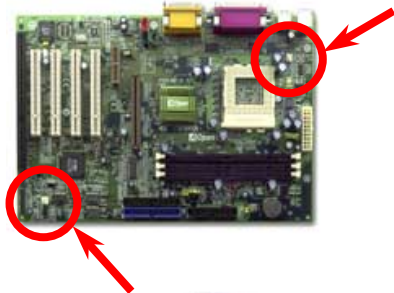
## CPU Socket

Esta placa madre soporta CPUs de Celeron, y Pentium III Socket370 . Prestar atención a la orientación de CPU cuando lo enchufa en socket de CPU.



## Conectores de fanes para CPU y caja

Enchufar el cable de fan de CPU al conector **CPUFAN 3'pin**. Si tiene un fan de caja, tambien puede enchufarlo a conector **FAN**.



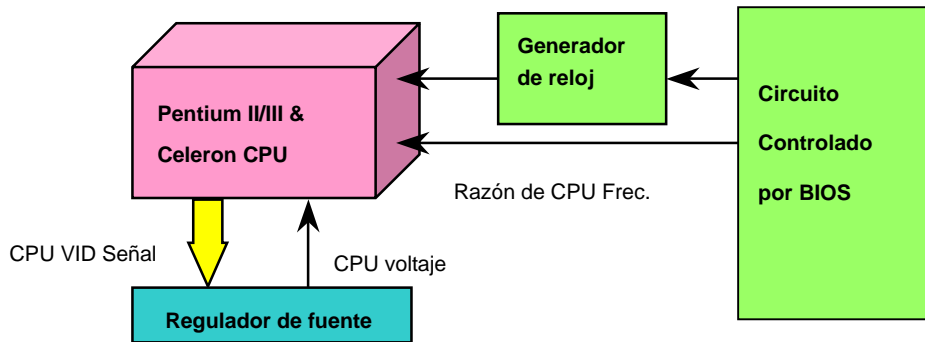
GND  
+12V  
SENSOR

**Nota:** Algunos fanes del CPUs no tienen clavija de sense para soportar controles de fanes. Fan1 no soporta H/W Control función.



## CPU Diseño sin Jumper

La señal VID del CPU y el generador del reloj [SMBus](#) proveen auto-identificación del voltaje CPU para permitir ajuste de frecuencia del CPU mediante el [BIOS setup](#). Todavía, todo ajuste es cumplido sin establecer un el jumper o un el interruptor. La información del CPU es guardado exactamente en el [EEPROM](#). Estas técnicas eliminan las desventajas del diseño con el jumper para CPU, y eliminan las necesidades a reabrir el funda de carcasa (caja) en caso de la pérdida de batería para CMOS.




(Auto-generar voltaje CPU)

Esta placa madre provee diseño de CPU sin jumper. Puede configurar frecuencia de CPU mediante BIOS setup. No se necesita jumper ni switches.


**BIOS Setup > Chipset Features Setup > [CPU Reloj Frecuencia](#)**

**BIOS Setup > Chipset Features Setup > [Razón de CPU reloj](#)**

<b>CPU Razón</b>	1.5x, 2x, 2.5x, 3x, 3.5x, 4x, 4.5x, 5x, 5.5x, 6x, 6.5x, 7x, 7.5x, and 8x
<b>CPU <a href="#">FSB</a></b>	66.8, 75, 83.3, 100, 103, 105, 110, 112, 115, 120, 124, 133, 140, and 150 MHz.



**Aviso:** VIA 694X chipset soporta al maximo 133MHz FSB y 66MHz AGP reloj, más alto reloj puede dañar su sistema gravemente.



**Consejo:** Si su sistema falla a reiniciar debido a sobrereloj, puede pulsar <Home> a devolver la configuración predeterminado (233MHz).

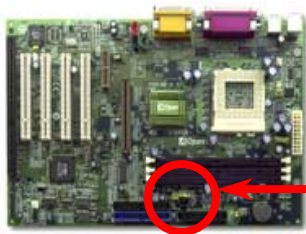


Home

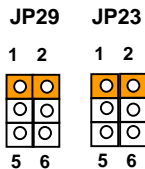
**Core Frequency = CPU FSB Reloj \* CPU Ratio**

<b>CPU</b>	<b>FSB Reloj</b>	<b>Razón</b>
Pentium!!! 500E (Socket370)	100MHZ	5x
Pentium!!! 550E (Socket370)	100MHZ	5.5x
Pentium!!! 600E (Socket370)	100MHZ	6x
Pentium!!! 667EB (Socket370)	133MHZ	5x
Pentium!!! 700E (Socket370)	100MHZ	7x
Pentium!!! 733EB (Socket370)	133MHZ	5.5x
Pentium!!! 866EB (Socket370)	133MHZ	6x
Pentium!!! 500E (Socket370)	100MHZ	5x
Pentium!!! 500E (Socket370)	100MHZ	5x
Pentium!!! 550E (Socket370)	100MHZ	5.5x
Pentium!!! 600E (Socket370)	100MHZ	6x
Pentium!!! 667EB (Socket370)	133MHZ	5x
Pentium!!! 700E (Socket370)	100MHZ	7x
Pentium!!! 733EB (Socket370)	133MHZ	5.5x
Pentium!!! 866EB (Socket370)	133MHZ	6x

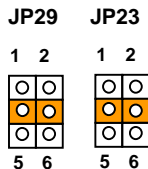
## JP29/JP23 FSB/PCI Razón Reloj



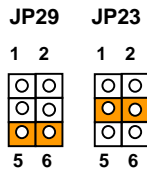
JP29-JP23 es usado a especificar la relación de reloj de PCI y FSB . Generalmente , si no hace sobrereloj , te recomendamos la configuración predeterminado.



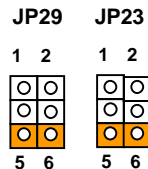
Auto  
(default)



4X  
(133~150MHz)



3X  
(100~124MHz)




2X  
(66~83MHz)

**PCI Reloj = CPU FSB Reloj / Razón Reloj**

**AGP Reloj = PCI Reloj x 2**

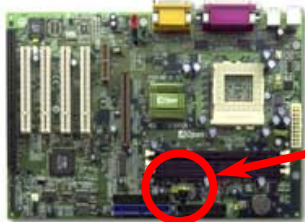
Razón Reloj	CPU (Host)	PCI	AGP	Memory
2X	66	33	66	PCI x2 or x3
3X	100	33	66	PCI x2 or x3 or x4
3X, overRelojing	112	37.3	74.6	PCI x2 or x3 or x4
4X	133	33	66	PCI x3 or x4
4X, overRelojing	155	38.75	77.5	PCI x3 or x4



**Aviso:** VIA 694X chipset supports maximum 133MHz FSB and 66MHz AGP reloj, higher reloj setting may cause serious system damage.

## JP33/JP32 Elegir tipo del CPU

Jumper JP33/JP32 es para elegir tipo del CPU.



Tipo de CPU	JP33	JP32
Coppermine	1-2	1-2
Celeron	2-3	1-2

JP33/JP32



Coppermine

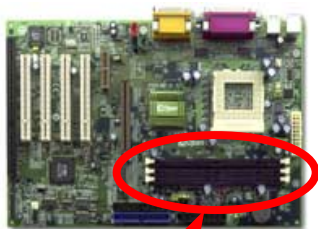
JP33/JP32



Celeron

## Socket de DIMM

Esta placa madre provee tres [DIMM sockets](#) de 168'pin que permitirte a instalar [PC133](#) memoria hasta 1.5GB. Solo se soporta SDRAM.



Pin 1



DIMM1  
DIMM2  
DIMM3

**Consejo:** El Chipset de nueva generación falta un buffer de la memoria para establecer superior actuación de capacidad impulsivo. Asi la cantidad del chip DRAM es muy importante en el eficiencia de la memoria. Cuando no el sistema puede contar la cantidad del chip en cada DIMM, debe contarla uno mismo. El sencillo regla es: **Por inspección visual, utilizar DIMMs que tener menos de 16 chipes.**

El DIMM puede ser un módulo de sola cara o doubles caras; su capacidad es 64 bit datos por 2 o 4 señales del reloj. Se recomienda el SDRAM por 4 señales para su más alto fiabilidad.



**Consejo:** Para identificar 2-relojes y 4-relojes DIMMs, puede ocupar del dedos deoros a clavija 79 y 163 de SDRAM. Si se verían rastros allí, el SDRAM debe ser 4-reloj; si no, debe ser 2-reloj.

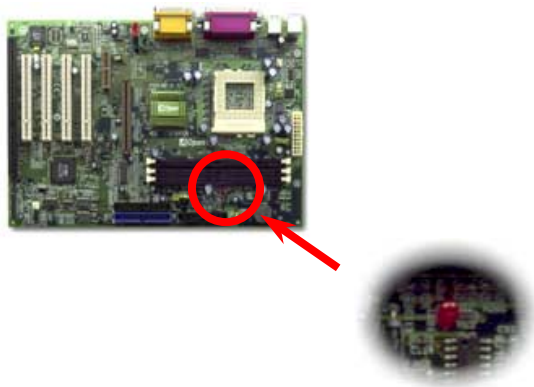


**Consejo:** Para identificar DIMMs de sola cara o de doubles caras, ocupar los dedos deoros a clavija 114 y 129. Si se ve rastros allí, el DIMM debe ser doubles caras; si no, debe ser sola cara.

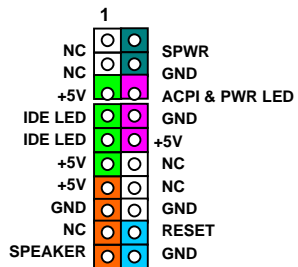
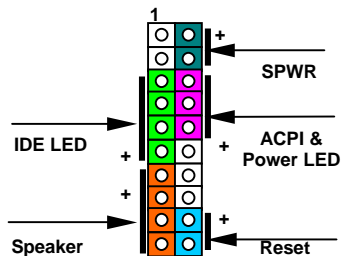


## LED de Fuente de RAM

Este LED (RAM Power LED) puede indicar la aplicación de fuente a memoria. Durante Modo de Suspend, este LED también se trabaja a indicar la aplicación de fuente. No retira módulo de memoria cuando este LED es encendido.



## Conector del Anterior Panel



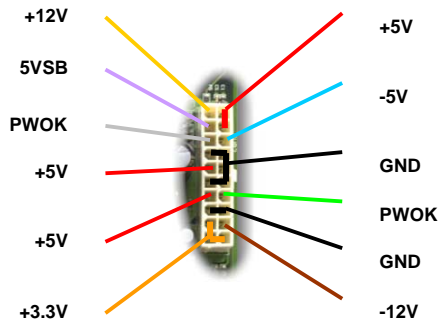
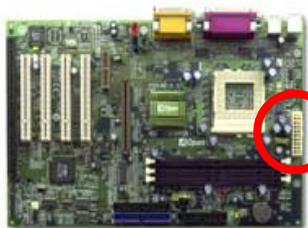
Sujetar conectores Power LED, La teclalock, Speaker, y Reset Switch a los correspondientes clavijas de Conector de Anterior Panel. Si capacita **Power Management Setup > Suspend Mode** en BIOS Setup, el ACPI y el Power LED irá a destellar cuando el sistema es en modo suspend.

Tipo de Suspend	ACPI LED
Power on Suspend (S1)	Destellar cada segundo
Suspend to RAM (S3)	Destellar cada cuatro segundos

Ubicar el power switch cable sujetado al Anterior Panel de caja de ATX. Es 2-pin femenino conector. Enchufar el conector a soft-power switch conector marcado **SPWR**.

## Conector del Fuente ATX

El suministro eléctrico viene en la placa a través del conector 20-clavija mostrado abajo. Asegúrate de fijar conector ATX correctamente.



## Auto Recuperación del Suministro AC

Un tradicional sistema ATX permanecerá apagado cuando se reanuda el suministro AC. Este diseño es inconveniente para mantener el network server o workstation, sin uno UPS, encendido. Esta Placa madre provee una función de Recuperación del suministro AC para solucionar esta problema. Si BIOS Setup > Integrated Peripherals > [AC PWR Auto Recuperación](#) es "Capacitado", el sistema encenderá automáticamente después el suministro AC ha reanudado.

## Conectores IDE y Floppy

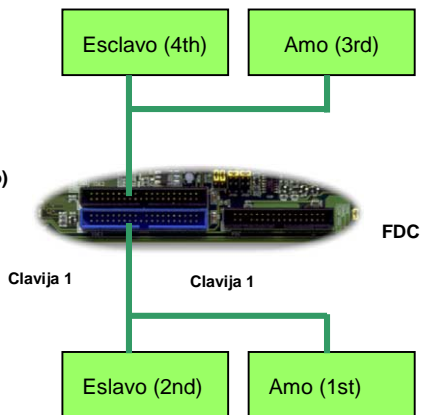
Conectar cable floppy 34-clavija y cable IDE ATA66 / ATA33 40-clavija al floppy conector FDC y IDE conector. Para identificarse , IDE1 es el **conector azul**. Prestar atención a la orientación de clavija

1. Incorrecta orientación puede dañar el sistema..



IDE2 (Secundario)

IDE1 (Primario)



También se conocen IDE1 como el primario medio y IDE2 como el secundario medio. Cada canal soporta dos dispositivos IDE ,y así dos canales soportarán 4 dispositivos. Para trabajarse normalmente, Dos dispositivos en cada canal deben ser establecidos en otro modo de **máster (amo) o slave (esclavo)**. Cualquiera puede ser el disco duro o el CD-ROM. Para establecer máster o slave, tiene que establecer los jumpers de los dispositivos. Puede referirse a los manuales de disco duro y CD-ROM.



**Aviso:** la especificación del cable IDE es 46cm (18 inches) como máximo. Asegurar que no los cables exceden los largos.



**Consejo:** Para mejor transferencia, establecer el dispositivo en el lejano cabo como máster. Favor de referir la diagrama anterior para establecer el nuevo o adicional dispositivo.

Esta placa madre soporta [ATA/66 IDE](#). Tabla siguiente provee la razón de transferencia de IDE PIO y DMA modos. El bus IDE es 16-bit, significando que cada transferencia es dos bytes.

Modo	Reloj periodc	Reloj Cuenta	Cyclo	Razón de Transferencia
PIO Modo 0	30ns	20	600ns	$(1/600\text{ns}) \times 2\text{byte} = 3.3\text{MB/s}$
PIO Modo 1	30ns	13	383ns	$(1/383\text{ns}) \times 2\text{byte} = 5.2\text{MB/s}$
PIO Modo 2	30ns	8	240ns	$(1/240\text{ns}) \times 2\text{byte} = 8.3\text{MB/s}$
PIO Modo 3	30ns	6	180ns	$(1/180\text{ns}) \times 2\text{byte} = 11.1\text{MB/s}$
PIO Modo 4	30ns	4	120ns	$(1/120\text{ns}) \times 2\text{byte} = 16.6\text{MB/s}$
DMA Modo 0	30ns	16	480ns	$(1/480\text{ns}) \times 2\text{byte} = 4.16\text{MB/s}$
DMA Modo 1	30ns	5	150ns	$(1/150\text{ns}) \times 2\text{byte} = 13.3\text{MB/s}$
DMA Modo 2	30ns	4	120ns	$(1/120\text{ns}) \times 2\text{byte} = 16.6\text{MB/s}$
UDMA/33	30ns	4	120ns	$(1/120\text{ns}) \times 2\text{byte} \times 2 = 33\text{MB/s}$
UDMA/66	30ns	2	60ns	$(1/60\text{ns}) \times 2\text{byte} \times 2 = 66\text{MB/s}$
UDMA/100	20ns	2	40ns	$(1/40\text{ns}) \times 2\text{byte} \times 2 = 100\text{MB/s}$



**Consejo:** Para conseguir superior realización de Ultra DMA 66/100 disco duro, necesita un especial **80-wires IDE cable** para usar modo Ultra DMA 66/100.

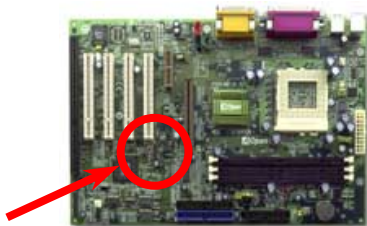


## IrDA Conector

El Conector IrDA es configurado en placa para soportar radio módulo infrared y software de aplicación tal como Laplink o Windows 95 Direct Cable Conexión, para que los usuarios pueden transferir datos a/desde los portátiles plegables, Notabookes, PDA y impresores. El conector IrDA soporta HPSIR (115.2Kbps, 2 meters) y ASK-IR (56Kbps).

Instalar el infrared módulo al **IrDA** conector y capacitar la función infrared desde BIOS Setup, [UART Modo Select](#). Asegurate de enchufar el infrared módulo al conector IrDA en correcto orientación.

Clavija 1







1	●	+5V
2	□	NC
3	●	IRRX
4	●	GND
5	●	IRTX
6	●	NC

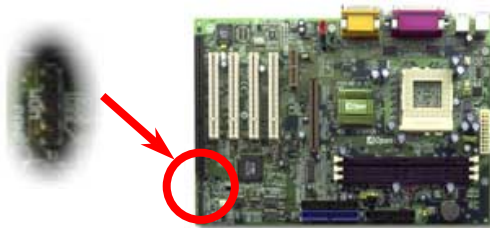
## WOM (Zero Voltaje Wake on Módem)

La placa madre provee especial circuito para soportar Wake On Módem que poder ser usado como una tarjeta de Interno módem o como una caja de external módem. Todavía, la tarjeta de interno módem es muy recomendado puesto que no consume energía cuando se apaga el sistema. Para configurar el interno módem , conectar cable 4-clavija desde **RING** conector de la tarjeta del **WOM** conector en la placa madre.

1

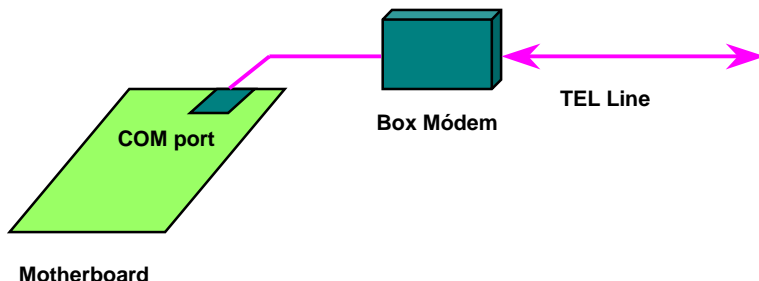
	+5V Standby
	NC
	RING
	GND

Clavija 1



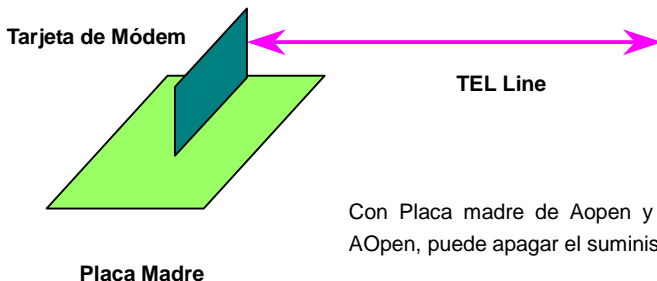
## WOM por Externo Módem en el Caja

El Suspend modo del verde PC tradicional no realmente apaga la energía del sistema. La externo módem en el caja conectado a la placa madre desencadenará puerto MB COM y reanudará el sistema.



## WOM por la tarjeta del Módem Interno

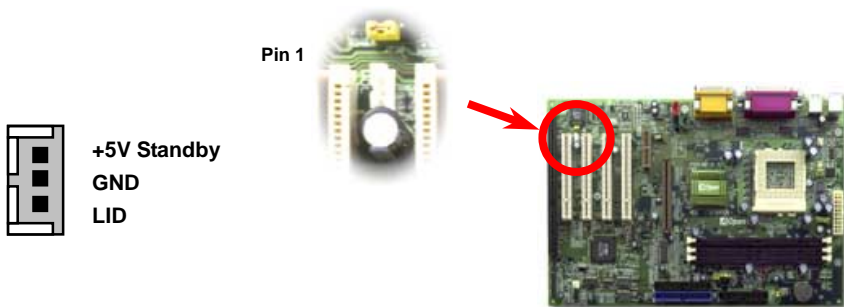
Con la función de ATX soft power On/Off (encendido/apagado) en el sistema, el sistema apagado puede ser despertado por la llamada a través del teléfono o fax. Puede identificar si o no su sistema es en la modo off(apagado) por inspeccionar el fan de su componente de fuente. Ambos la caja de externo módem y la tarjeta de interno módem puede ser usado para soportar Módem Wake Up. Si se usa un externo módem, debe mantener su caja del módem encendido.

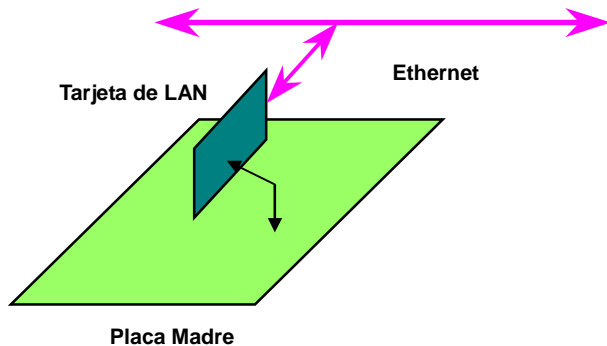


Con Placa madre de Aopen y la tarjeta de Módem de AOpen, puede apagar el suministro totalmente.

## WOL (Wake on LAN)

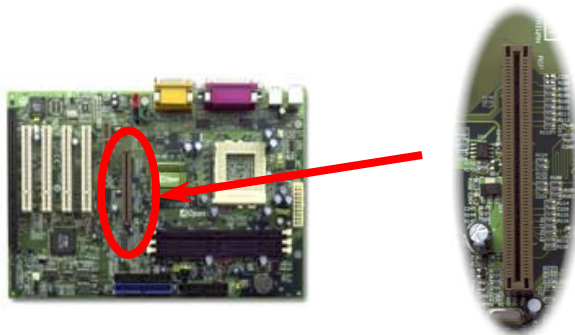
La característica de WOL es semejante a [Wake On Módem](#), pero se trabaja a través de red local(LAN). Para usar Wake On LAN función, debe establecer una tarjeta de LAN con el propio chipset para soportar la WOL. Conectar el cable desde tarjeta de LAN a el WOL conector en la placa madre. La información de identificación de sistema (probablemente IP dirección) es almacenado en la tarjeta de red. Ya que hay muchos tráfico en el Ethernet, debe instalar software de gestión de red, como ADM, para despertar el sistema. Prestar atención que al menos 600mA ATX alerta corriente es necesitado para soportar la tarjeta LAN por WOL función.





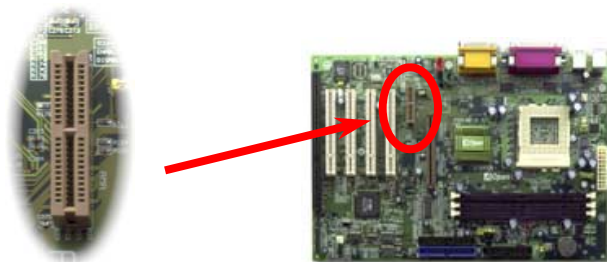
## 4X AGP (Accelerated Graphic Port)

Esta placa madre soporta 4X [AGP](#). AGP es un interfaz de bus diseñado para grafica 3D de alto realización y oporta sólo Leer/Escribir de memoria. Una placa madre sólo puede tener un slot AGP en placa. **2X AGP** utiliza ambos filis levantado y bajado de reloj 66MHz para 2X AGP, con razón de transferencia de datos  $66\text{MHz} \times 4\text{byte} \times 2 = 528\text{MB/s}$ . **4X AGP** está todavía usando reloj de 66MHz pero tiene el razónde 4 datos con un reloj cyclo de 66MHz , para que el razón de transferencia de datos son  $66\text{MHz} \times 4\text{ bytes} \times 4 = 1056\text{MB/s}$ .



## AMR (Audio/Módem Riser)

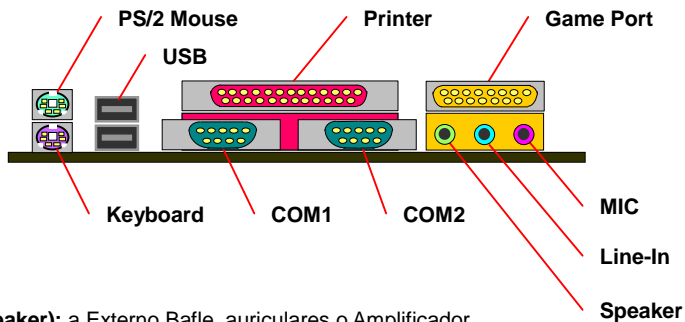
[AMR](#) es una tarjeta de riser para soportar funciones del sonido o módem. Porque la capacidad de CPU está llegando más fuerte, la trabaja del procesamiento digital puede ser ejecutado en principal chipset y aprovechar la capacitar de CPU. La analógico conversión ([CODEC](#)) circuiuo necesita un diseño diferente y distinto sobre la tarjeta AMR. El CODEC de sonido es proveido en esta placa madre (puede ser dejado por establecer JP12), pero aún se reserva AMR slot para la opción de la función de módem . Asegurase de que aún puede aplicar tarjeta de PCI módem .





## PC99 Trasero Panel codificado por Colores

Los dispositivos de onboard I/O son PS/2 Teclado, PS/2 Ratón, serie puertos COM1 y COM2, impresora, [cuatro USB](#), AC97 puertos de sonido y juegos. El cuadro mostrado aquí está la vista desde el exterior de carcasa (caja).



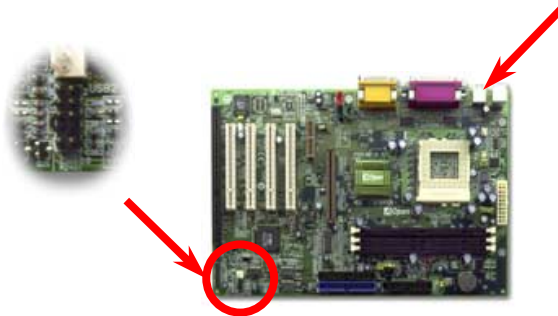
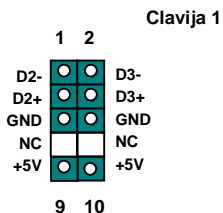
**Bafle(Speaker):** a Externo Bafle, auriculares o Amplificador.

**Line-In:** desde fuente de señal, como CD/Tape jugadora

**MIC-In:** desde Microfono

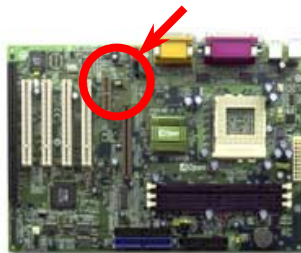
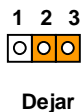
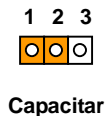
## Soporta Cuatro Puertos del USB

Esta placa madre soporta totalmente cuatro puertos USB. Dos de ellos son establecido en Trasero Panel, y los otro dos en el izquierdo-bajo parte de esta placa madre. Puede conectar estos conectores a anterior panel.



## JP12 Capacitar/dejar Sonido en Placa

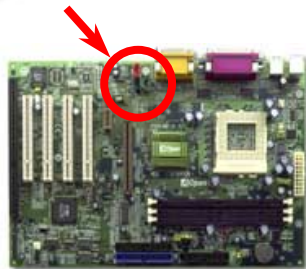
Esta placa madre provee sonido [AC97](#) onboard que capacitar o dejar el onboard chip AD1881 [CODEC](#) . Si se elegir “dejar” el CODEC, debe poner pines 2-3 de JP12 cerrado, y entonces puede elegir una tarjeta de sonido para slot [AMR](#) .



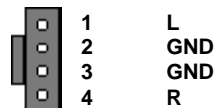
## Conector CD Audio

Este **negro** conector puede conectarse al cable CD Audio desde CDRom o unidad del DVD al onboard sonido.

Clavija 1



CD-IN



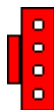
## Conector Módem Audio

Este conector puede conectar el cable de Mono In/MIC Out desde tarjeta de interno módem al circuito del onboard sonido. los clavijas 1-2 son para **Mono In( Monode entrada)**, y los clavijas 3-4 es para **MIC Out(Mic de salida)**. Prestar atención que hay no estandar codificación para este conector todavia. Solo alguna tarjeta de interno módem provee este conector.

Clavija 1



MÓDEM-CN

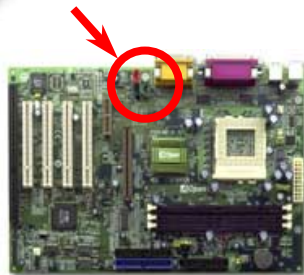


- |   |                      |
|---|----------------------|
| 1 | Mono In (to Módem)   |
| 2 | GND                  |
| 3 | GND                  |
| 4 | Mic Out (from Módem) |

## Conector Vídeo-Audio-IN

Este **verde** conector puede conectarse con el cable de MPEG Audio desde tarjeta de MPEG a onboard sonido.

Clavija 1

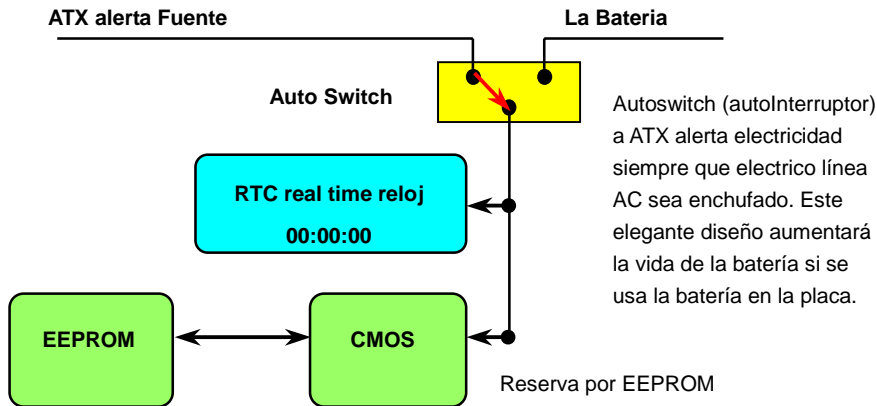


VIDEO\_AUDIO\_IN



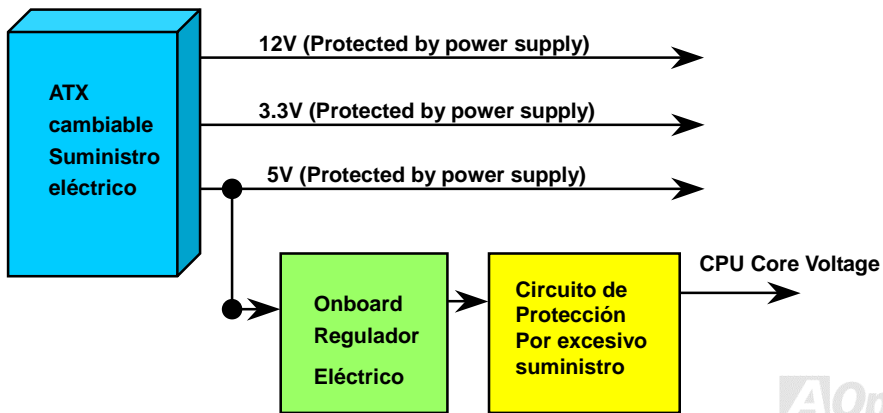
## Diseño para larga vida sin batería

Esta placa madre provee [EEPROM](#) y un especial circuito para guardar su corriente configuraciones del CPU y CMOS Setup sin la ayuda de la batería. El RTC (real tiempo reloj) también puede obrar siempre que se enchufe el cable eléctrico. Si se pierden los datos en CMOS por casualidad, puede cargar los configuraciones CMOS desde EEPROM. El sistema se recuperará en el estado previo.



## Protección por Corriente Excesivo

La protección por corriente excesivo es muy popular en la placa con cambiabile suministro eléctrico ATX 3.3V/5V/12V. Todavía, los CPUs de nueva generación necesitará un diferente voltaje (como 2.0V) transferido desde 5V a la voltaje del CPU, así haciendo la protección por corriente excesivo inútil. Esta placa madre provee uno cambiabile regulador onboard para soportar la protección del CPU por excesivo suministro eléctrico. Así además de 3.3V/5V/12V suministro, se provee el completo alcance de protección por corriente excesivo.



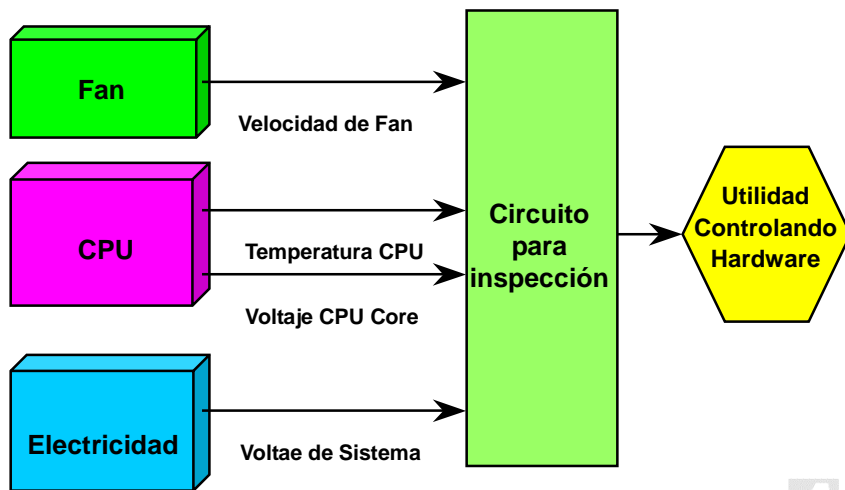




**Nota:** Aunque la placa de Aopen provee esta protección circuito para impedir los teóricos errores, se existen posibilidades que CPU, memory, HDD, add-on tarjetas instalados en esta placa madre serán dañados por fracaso de componente, humano error en operación o otro razón desconocido. **AOpen no puede garantizar que el circuito de protección funcionará correctamente para siempre.**

## Controlando Hardware

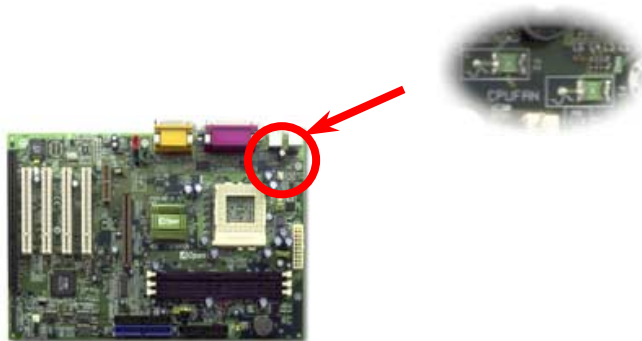
Esta placa madre provee un mecanismo controlando el hardware. Cuando se enciende el sistema, este elegante diseño se comienza en controlar la voltaje y el estado de fan y la temperatura del CPU. Si alguno de los estados está anormal, hay una alarma a través de [Hardware Monitoring Utilidad](#) de Aopen para avisar los usuarios.



## Fusible Reversible

La tradicional placa madre provee los fusibles para proteger teclado y [USB](#) puerto por exceso o falta de electricidad. Estos fusibles son soldados onboard. Cuando se rompe el fusible ( protegiendo la placa madre), no se puede revertir y no se rehabilita la placa madre.

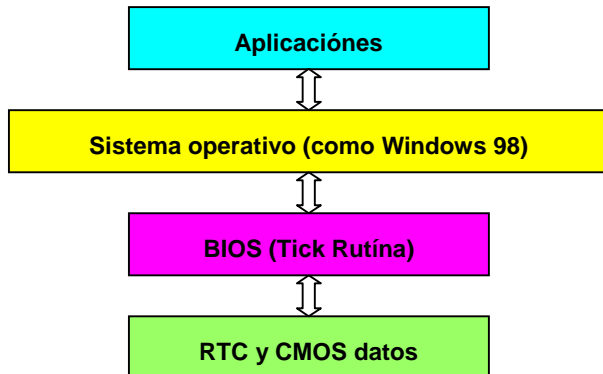
Por los caro fusibles reversible, esta placa madre puede rehabilitarse después que el fusible ha hecho su trabajo de guardia.



## Año 2000 (Y2K)

Y2K es esencialmente una problema en identificación de código de año. Para ahorrar el espacio de almacenar, tradicional software usa solo dos dígitos para identificación del año. Por ejemplo, 98 es para 1998 ,y 99 es para 1999. Sin embargo, 00 significará o 1900 o 2000.

Hay un circuito RTC (Real Time Reloj) que conectar CMOS RAM de datos 128 bytes en el chipset de la placa madre. El RTC tiene dos dígitos y el CMOS tiene otros dos dígitos. La problema es que este circuito actúa como 1997 → 1998 → 1999 → 1900. Es decir, es la problema de Y2K. La diagrama más debajo presenta cómo las programas trabajan con los OS, BIOS y RTC. Para mantener mejor compatibilidad dentro de industria de PC, hay un regla que las programas de aplicaciones debe acceder el OS para conseguir alguno servicio, y el OS debe acceder el BIOS, y entonces solo BIOS es permitido a acceder el hardware (RTC) directamente.

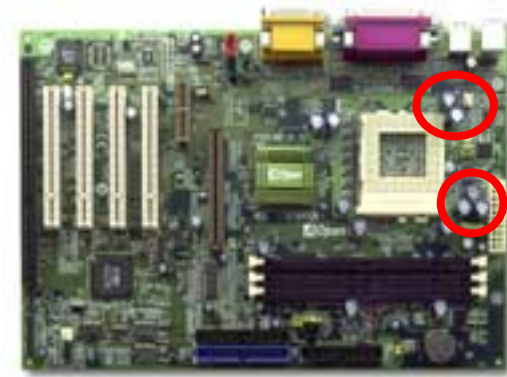


Hay una Tick Rutina (que sigue cada 50m sec) en BIOS para mantener registro de la información de la fecha/hora. Generalmente, esta Tick Rutina no pone al día del CMOS todas las veces porque el CMOS es un dispositivo muy lento, que disminuye la realización del sistema. Esta Tick Rutina de AOpen BIOS provee 4 dígitos para codificar los años, todo el tiempo que las Aplicaciones y el sistema operativo sigue la regla para conseguir la información de la fecha/hora. Hay un problema de Y2K (tal como programa de prueba de NSTL) en la Placa de AOpen. Todavía, es incorrecto que algún programa de prueba (tal como Checkit 98) acceda RTC/CMOS directamente. **Esta placa madre mantiene la comprobación de Y2K del hardware y la protección para operación sin peligro.**

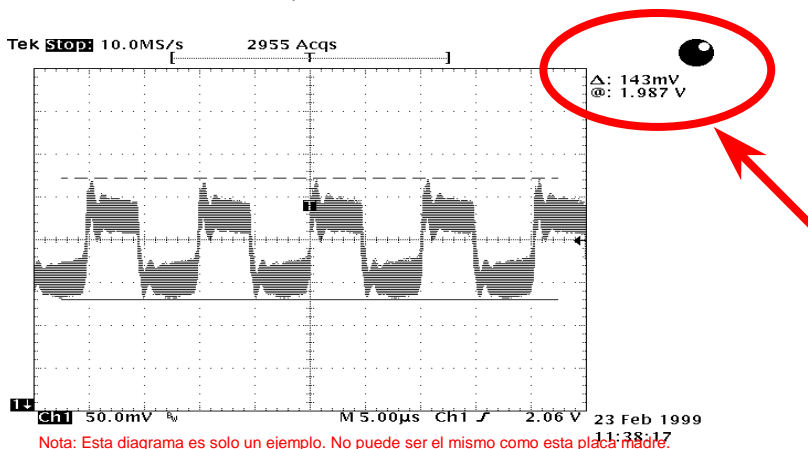
## Capacitor del Bajo ESR 1500uF

La calidad de capacitor de bajo ESR ( Bajo Resistencia de Equivalent Series ) en operación de alto frecuencia es muy importante para el estable suministro eléctrico del CPU. La localización de los capacitores es todavía conocimientos que consta de experiencia y calculo preciso.

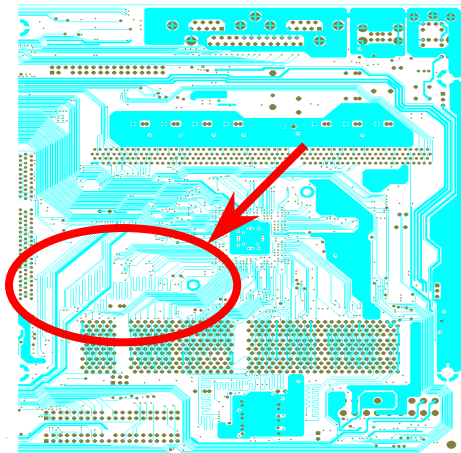
Es notable que esta placa madre se trabaja con los **1500uF capacitores**, que son más extenso que normal (1000 or 1500uF) capacitores. Sin embargo provee mejor estabilidad de fuente CPU.



El circuito para la voltaje del CPU core debe ser comprobado para la estable sistema del CPUs de alto velocidad ( como el nuevo Pentium III, o CPU para sobrereloj ). Una típica voltaje del CPU core es 2.0V. Asi uno bueno diseño debe controlar la voltaje entre 1.860V y 2.140V. Es decir, el transitorio debe ser bajo 280mV. Véase la diagrama de cronometraje capturado por alcance de Digital Almacenaje. Se demuestra que la voltaje transitorio está solo 143mv aunque la maximo corriente eléctrica 18A se sea aplicado.



## Trazado (Pared del aislamiento de Frecuencia)



Nota: Esta diagrama está solo un ejemplo. No puede ser el mismo con esta placa madre.

En operación de la alta frecuencia, especialmente sobrereloj, el trazado es el muy importante factor para la estable condición de trabajo por chipset y CPU. El trazado de esta placa madre provee un único diseño llamado “ Pared de aislamiento de Frecuencia” que separar cada crítico área de placa en regiones donde cada una de ellas trabaja en una mismo o semejante alcance de frecuencia para evitar “charla sobre”(crosstalk) y interferencia de frecuencia entre cada región. Se debe calcular precisamente el largo de rastro y la ruta. Por ejemplo, rastros de reloj debe ser igualado en largo (no necesita ser lo más corto posible) para que se controlará el prejuicio de reloj dentro de unos pocos pico segundos ( $1/10^{12}$  Sec).



## Driver y Utilidad

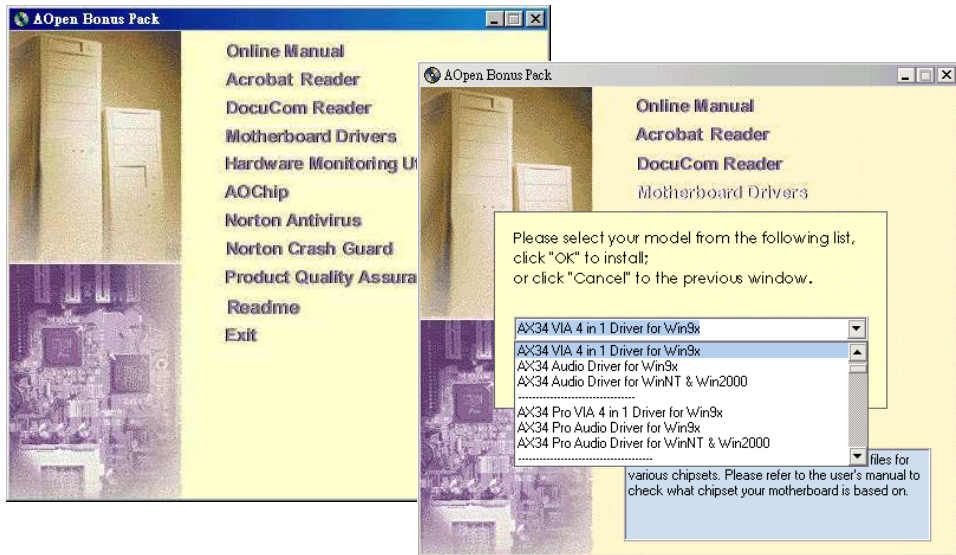
Drivers y utilidades son incluido en [AOpen Primo CD disco](#) para esta placa madre. No necesita instalar todo de ellos para empezar su sistema. Todavía, después de instalación de hardware, debe instalar su sistema operativo primeramente (como Windows 98) antes que instale otro drivers o utilidades. Referir al guía de su sistema operativo para instalación.



**Nota:** *Sequir los trámites recomendado abajo para instalar [Windows 95](#) y [Windows 98](#).*

## Menú Autorun en CD Disco de Primo

Utilizar el menú Auto-run de Primo CD disco. Elegir los utilidades y drivers y el nombre de modelo.



## Instalar Windows 95

1. Primero, instalar el tarjeta [AGP](#) antes de algunos otros para añadir.
2. Instalar Windows 95 OSR2 v2.1, versión 1212 o 1214 y más reciente con soporte de USB. Si no, debe instalar USBSUPP.EXE.
3. Instalar el [VIA 4 in 1 driver](#), que incluye VIA AGP Vxd driver, IRQ driver de carretera, y la programa de registro de función de VIA chipset.
4. Por fin, Instalar otro tarjeta para añadir y los drivers.

## Instalar Windows 98

1. Primero, instalar tarjeta [AGP](#) antes de algunas otras para añadir.
2. Capacitar el controlador USB en BIOS Setup > Integrated Peripherals > [USB OnChip](#), activando BIOS para completo control de tarea de IRQ.
3. Instalar Window 98 en su sistema.
4. Instalar el [VIA 4 in 1 driver](#) que incluye VIA AGP Vxd driver, IRQ driver de carretera, y la programa de registro de función de VIA chipset.
5. Por fin, instalar otras tarjetas para añadir y las drivers.

## **Instalar Windows 98 SE & Windows 2000**

Si se usa Windows® 98 Second Edition o Windows2000, no se instala el 4-in-1 driver porque el driver de IRQ Driver de carretera y el ACPI Registro son ya incorporado en el sistema operativo. Usuarios de Windows® 98 SE puede poner al día el Busmáster IDE y drivers AGP por instalar los drivers respectivamente.

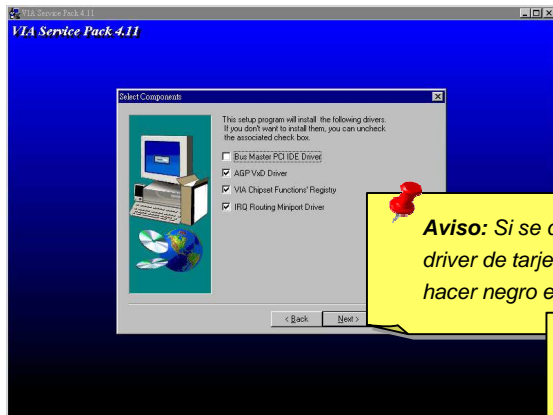
Referir [VIA Technologies Inc.](http://www.via.com/) para último versión de driver 4 in :

<http://www.via.com/>

<http://www.via.com/drivers/4in1420.exe>

## Instalar Driver VIA 4 in 1

Puede instalar el driver VIA 4 in 1 ( [IDE Bus máster](#), VIA [AGP](#), Driver IRQ de carretera, VIA Registro) desde menú de auto-run de CD disco de Paquete Primo.

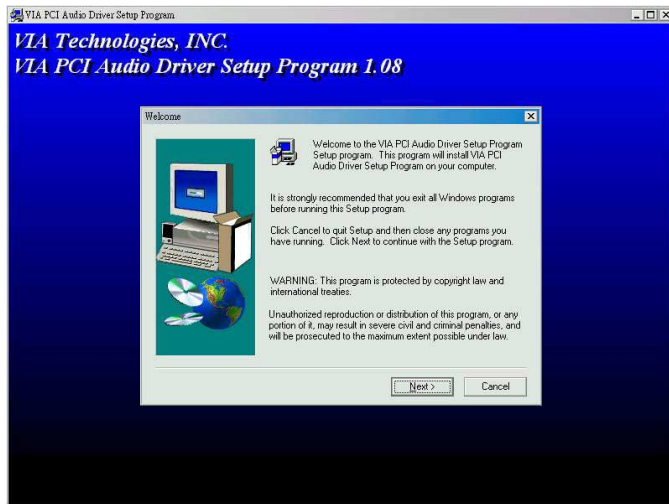


**Aviso:** Si se quita el driver VIA AGP Vxd, debe quitar el driver de tarjeta AGP primero. Si no, la pantalla se puede hacer negro en rearrancarse después de quitar.

**Nota:** Instalación de BusMáster IDE puede causar falta de Suspend to Hard Drive.

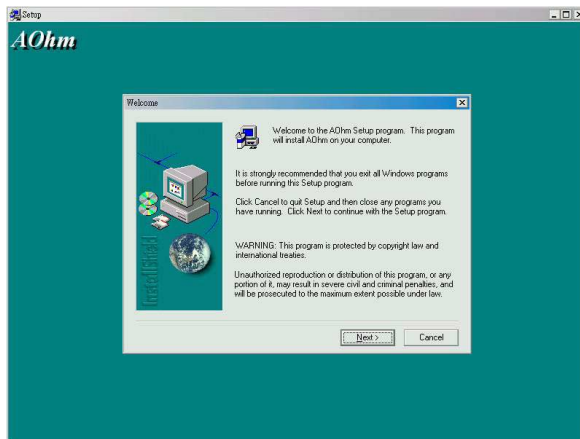
## Instalar Driver de Sonido Onboard

Esta placa madre provee AD 1881 [AC97 CODEC](#). El controlador de sonido es establecido en Sur Puente de VIA chipset. Puede encontrar el Driver de audio desde el menú auto-run de CD Disco de Primo Paquete.



## Instalar Utilidad de controlando Hardware

Puede instalar la utilidad de controlando hardware para controlar temperatura CPU, fans y la voltaje de el sistema. Esta función de control es automaticamente establecido por el BIOS y utilidad software, no se necesita instalación de el hardware.

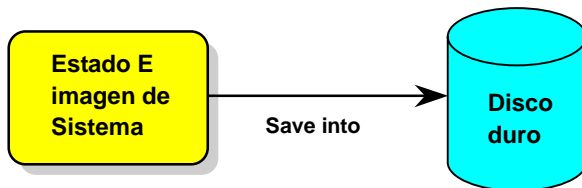




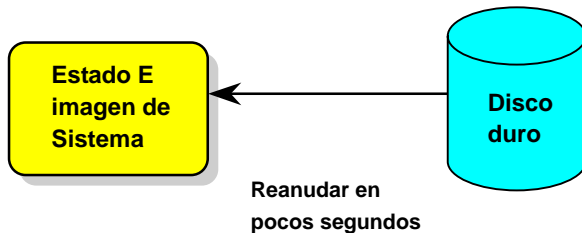
## **ACPI Suspend a Disco Duro**

[ACPI](#) Suspend to Hard Drive (Suspend a Disco Duro) es fundamentalmente controlado por Sistema Windows. Se Guarda su current work (sistema status, memory y screen image) en disco duro, y entonces el sistema puede ser apagado totalmente. Pues, cuando se enciende el suministro, puede reanudar el trabajo original directamente desde el disco duro al instante en saltar los tramites de rearrancar Windows. Si su memoria instalado es 64MB, se reserve al menos 64MB en el HDD para guardar su imagenes en las memorias.

En modo de Suspender:



Cuando reanudando su sistema:



## Requisito del Sistema

1. **AOZVHDD.EXE 1.30b** o más reciente.
2. Borrar **config.sys** y **autoexec.bat**.

## Fresco instalación de Windows 98 en un nuevo sistema

1. Ejecutar "**Setup.exe /p j**" para instalar Windows 98
2. Después que Windows 98's instalación es completo, entrar **Control Panel > Power Management**.
  - a. Establecer **Power Schemes > Sistema Standby** a "Never".
  - b. Haga clic a "Hibernate" y elegir "Enable Hibernate Support" entonces "Apply".
  - c. Haga clic al "Advanced" tab, se verá "Hibernate" en "Power Buttons". Recuerde que esta opción solo puede ser sido después paso b mencionado sobre ha estado completado, Si no, solo verase "Standby" y "Shutdown" . Elegir "Hibernate" y "Apply".
3. Rearrancar en el DOS y ejecutar AOZVHDD utilidad.
  - a. Si se establece el todo disco para sistema Win 98 (FAT16 o FAT 32), Ejecutar "**aozvhd /c /file**". Recuerde que se reserve bastante espacio libre en el disco, p.eg. si se establece 64 MB DRAM y 16 MB VGA tarjeta, se necesita al menos 80 MB espacio libre para sistema. La utilidad localizó el espacio automáticamente.

- b. Si se asigna la específico división para Win 98, ejecutar "**aozhdd /c /partition**". Desde luego, el sistema necesita una división libre antes de formatear.

4. Rearrancar sistema.

5. Ahora se ha establecido ACPI Suspend to-Hard Drive. Presionar "**Start > Shut Down > Standby**". Entonces se hace la pantalla apagado en un instante. Dentro de un minuto o menos el sistema guardará todos datos de las memorias em el disco duro. Cuanto más grande es el memoria, más durará el guarda.

## Cambiar modo desde APM to ACPI (Windows 98 sólo)

### 1. Ejecutar "Regedit.exe"

- a. Tomar la ruta siguiente

```
HLA TECLA_LOCAL_MACHINE
SOFTWARE
MICROSOFT
WINDOWS
CURRENT VERSION
DETECT
```

- b. elegir "ADD Binary" y nombrarlo como "**ACPIOPCIÓN**".
- c. Haga clic y elegir Modify, Agregar "01" después "0000" para exponer "0000 01".
- d. Guardar el cambio.

2. Elegir "Add New Hardware" debajo de Control Panel. Permite Windows 98 buscar nuevo hardware. ( Encontrará "**ACPI BIOS**" y quitará "**Plug y Play BIOS**")

3. Rearrancar el sistema.

4. Entrar DOS y ejecutar "AOZVHDD.EXE /C /File"

## Cambiar modo desde ACPI to APM

1. Ejecutar "**Regedit.exe**"

a. Tomar la ruta siguiente

HLA TECLA\_LOCAL\_MACHINE  
SOFTWARE  
MICROSOFT  
WINDOWS  
CURRENT VERSION  
DETECT  
ACPI OPCIÓN

b. Haga clic y elegir "Modify, cambiar "01" a "02" para exponer "0000 02".



**Consejo:** "02" significa que Windows 98 es reconocido por ACPI pero el ACPI función es dejado.

c. Guardar cambios.

2. Elegir "Add New Hardware" debajo de Control Panel. Permite Windows 98 buscar nuevo hardware. (encontrará **"Plug y Play BIOS"** y quitará **"ACPI BIOS"**)
3. Rearrancar el sistema.
4. Ejecutar "Add New Hardware" otra vez y encontrará "Advanced Power Management Resource".
5. Haga clic "OK"

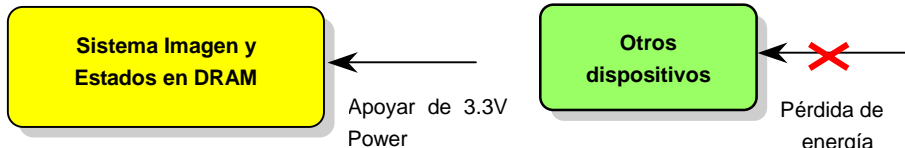


**Consejo:** Actualmente encontrábamos que tarjeta ATI 3D Rage Pro AGP soportó ACPI suspend to disk. Referir AOpen sitio web para más reciente puesta al día

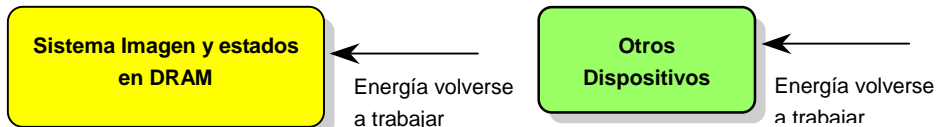
## ACPI Suspend to RAM (STR)

Esta placa madre soporta [ACPI](#) Suspend a función de RAM. Con esta función, puede reanudar su trabajo original directamente desde DRAM sin hacer trámites de reiniciar Windows 98 o ejecutar su aplicación otra vez. Suspend to DRAM guarda su trabajo actual en el memoria de sistema. Es más rápido que Suspend to Hard Drive pero necesita suministro eléctrica a DRAM mientras Suspend to Hard Drive no necesita suministro.

### En Modo de Suspender:



### Encendido próxima vez:





Para ACPI Suspend a DRAM, ejecutar el trámites siguientes:

### Requisito de Sistema

1. Se necesita un sistema operativo de ACPI . Actualmente, Windows 98 es el solo selección. rreferir a ACPI [Suspend to Hard Drive](#) para establecer Windows 98 ACPI modo.
2. El VIA 4 in 1 Driver debe ser instalado correctamente.

### Trámites:

1. Cambiar el configuraciones BIOS siguientes.

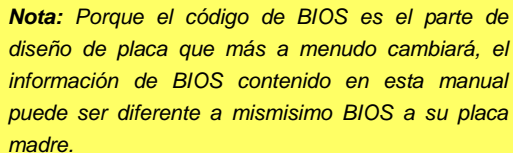
BIOS Setup > Power Management Setup > [ACPI Function](#): Capacitado

BIOS Setup > Power Management Setup > [ACPI Suspend Type](#): S3.

2. Ir a Control Panel > Power Management. Ajustar "Power Botónes" a "Standby".
3. Presionar botón de energía o botón Standby a despertar sistema.

# AWARD BIOS

Los Parámetros del Sistema puede ser modificado por entrar el menú de [BIOS Setup](#). Este menú lo permite configurar los parámetros del sistema y guardar la configuración en el 128 byte CMOS, (normalmente en el RTC chip o en el chipset principal). [Para entrar menú deBIOS setup](#) apretar <Del> cuando pantalla [POST \(Power-On Self Test\)](#) es mostrado en su monitor.



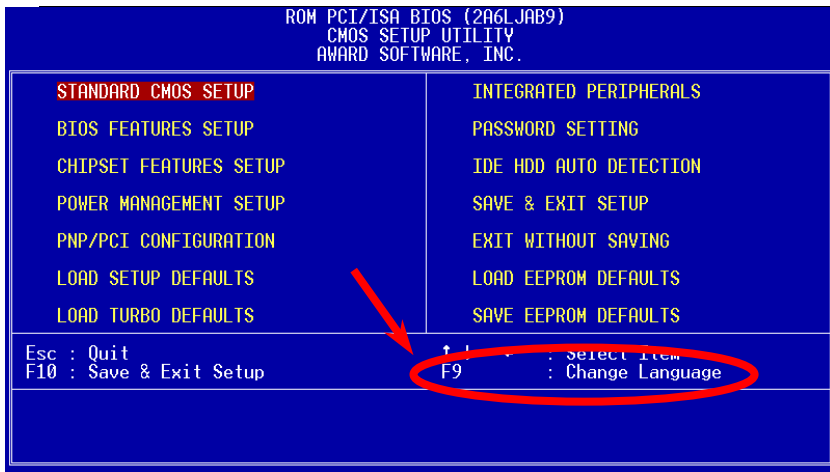
**Nota:** *Porque el código de BIOS es el parte de diseño de placa que más a menudo cambiará, el información de BIOS contenido en esta manual puede ser diferente a mismisimo BIOS a su placa madre.*



## Cambiar el Idioma (Change Language)

**F9**

Puede cambiar el idioma por presionar <F3>. Por causa de espacio disponible desde el BIOS, los idiomas disponibles son el inglés, el alemán, el japonés y el chino.



## Configurar del Estandar CMOS (Standard CMOS)

PgUp

El "Standard CMOS Features Setup" (Configuración de estandar CMOS) configura los básico parámetros de sistema como fecha, hora, y el tipo de Disco Duro. Usar las teclas de flecha para subrayar artículo y <PgUp> o <PgDn> para elecir el valer de cada artículo.

PgDn

```

ROM PCI/ISA BIOS (00000006)
STANDARD CMOS SETUP
AWARD SOFTWARE, INC.

Date (mm:dd:yy) : Wed, Mar 15 1997
Time (hh:mm:ss) : 11 : 33 : 49

HARD DISKS          TYPE      SIZE  CYLS  HEAD  PRECOMP  LANDZ  SECTOR  MODE
-----
Primary Master    :    0      0      0    0      0      0      0  NORMAL
Primary Slave     :    0      0      0    0      0      0      0  NORMAL
Secondary Master  :    0      0      0    0      0      0      0  NORMAL
Secondary Slave   :    0      0      0    0      0      0      0  NORMAL

Drive A : None
Drive B : None

Video : EGA/VGA
Halt On : ALL Errors

ESC : Quit          ↑ ↓ → ← : Select Item      PU/PD/+/- : Modify
F1  : Help          F9      : Change Language
  
```



### Standard CMOS Setup > Date (mm:dd:yy)

Para establecer el parámetro de la fecha, subrayar el parámetro de fecha. Presionar <PgUp> o <PgDn> para establecer la fecha actual. El formato de fecha es el mes, la fecha, y el año.

### Standard CMOS Setup > Time (hh:mm:ss)

Para establecer la hora, subrayar el parámetro de la hora. Presionar <PgUp> o <PgDn> para establecer la hora actual en el formato: hora, minuto, y segunda. La hora es basado en reloj militar de 24 horas.

Standard CMOS Setup > Primary Master > Type

Standard CMOS Setup > Primary Slave > Type

Standard CMOS Setup > Secondary Master > Type

Standard CMOS Setup > Secondary Slave > Type

**Type**


Auto

User

None

Elegir los parámetros del disco duro IDE que su sistema soporta. Estos parámetros son "Size", "Number of Cylinder", "Number of Head", "Start Cylinder" para Pre-compensation, "Cylinder number" de Head Landing Zone y "Number of Sector per Track". La elección predeterminado está **Auto**, que capacitar BIOS a auto-detectar los parámetros de HDD (Hard Disk Drive) en [POST](#) (Power-On Self Test). Si prefiere a entrar HDD parámetros manualmente, elegir **User**. Elegir **None** si no HDD es conectado al sistema.

El CDROM IDE es siempre auto-detectado.



**Consejo:** Para detectar un disco duro IDE, te aconsejamos que usa el "[IDE HDD Auto Detection](#)" a configurar las especificaciones del disco automáticamente. Ver la sección de "IDE HDD Auto Detection".

**Standard CMOS Setup > Primary Master > Mode**

**Standard CMOS Setup > Primary Slave > Mode**

**Standard CMOS Setup > Secondary Master > Mode**

**Standard CMOS Setup > Secondary Slave > Mode**

**Mode**

Auto

Normal

LBA

Large

La características aumentado de IDE permiten el sistema usar un Disco Duro a la capacidad más 528MB. Este función es hecho a través del modo de traducción de Logical Block Address (LBA). Consideran el LBA como la estandar característica de IDE Disco Duro actualmente en venta a causa de las capacidad para soportar una capacidad más grande que 528MB. Notar que si un HDD es formateado con LBA capacitado, no puede arrancar con LBA dejado.



### Standard CMOS Setup > Drive A

### Standard CMOS Setup > Drive B

**Drive A**

None

360KB 5.25"

1.2MB 5.25"

720KB 3.5"

1.44MB 3.5"

2.88MB 3.5"

Estos artículos están para el tipo de unidad de floppy . Las opciones soportado por la placa madre son puesto a la izquierda.

### Standard CMOS Setup > Video

**Video**

EGA/VGA

CGA40

CGA80

Mono

Este artículo especifica el tipo de la tarjeta de video en uso. El valor predeterminado es VGA/EGA. Porque se usa solo VGA en los PCs en venta, esta función es así inútil y podrá ser dejado .

## Standard CMOS Setup > Halt On

**Halt On**

No Errors

All Errors

All, But

Keyboard

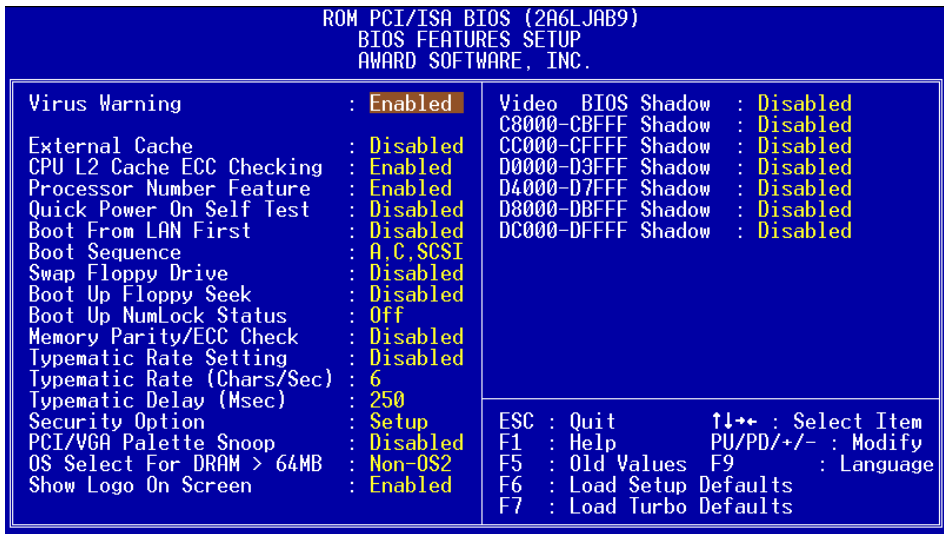
All, But Diskette

All, But Disk/Key

Este parámetro (Halt On) capacita el control en las paradas de sistema en caso de Power-On Self Test ([POST](#)) error.

## Configurar Características del BIOS (BIOS Features)

Esta pantalla se aparecer cuando elige la opción "BIOS Features Setup" del principal menú.



## BIOS Features Setup > Virus Warning (Aviso por Virus)

### Virus Warning

Enabled  
Disabled

Para establecer este artículo (Aviso por Virus), elegir "Enabled" a capacitar el aviso, o "Disabled" para dejar mensaje. Este artículo protege el sector de arrancar y mesa de desviación en el Disco Duro en contra de virus. Alguno intento en arrancar para escribir en sector de arrancar parará el sistema y el aviso se presentara en la pantalla. Ejecutar una anti-virus programa para localizar la problema.

### **! WARNING !**

Disk Boot Sector is to be modified  
Type "Y" to accept write, or "N" to abort write  
Award Software, Inc.

### BIOS Features Setup > External Cache

**External Cache**

Enabled  
Disabled

"Enabled" para capacitar el secundario (L2) cache. "Disabled" para dejarlo y retardar el sistema. Se recomienda que quedalo "enabled" a menos que está deshaciendo la problema.

### BIOS Features Setup > CPU L2 Cache ECC Checking

**CPU L2 Cache ECC Checking**

Enabled  
Disabled

Este artículo capacita o deja inspección de L2 Cache [ECC](#) .

### BIOS Features Setup > Processor Number Feature

**Processor Number Feature**

Enabled  
Disabled

Este artículo te permite capacitar (enable) o dejar ( disable) función de número del CPU Pentium III.

### BIOS Features Setup > Quick Power On Self Test

**Quick Power on Self  
Test**

Enable

Disabled

"Enabled" para acelerar [POST](#) por omitir su algunos artículos ejecutado en normal caso.

### BIOS Features Setup > Boot From LAN First

**Boot From LAN  
First**

Enable

Disabled

Este artículo es usado para capacitar (enable) o dejar (disable) iniciar el sistema desde un server de red.

## BIOS Features Setup > Boot Sequence

### **Boot Sequence**

A,C,SCSI  
C,A,SCSI  
C,CDROM,A  
CDROM,C,A  
CDROM,A,C  
D,A,SCSI  
E,A,SCSI  
F,A,SCSI  
SCSI,A,C  
SCSI,C,A  
C only  
LS/ZIP,C

Este artículo te permite especificar la secuencia de busca de dispositivo para iniciar el sistema. Los IDs son mostrado aquí:

C: Primary master

D: Primary slave

E: Secondary master

F: Secondary slave

LS: LS120

Zip: IOMEGA ZIP Drive

## BIOS Features Setup > Swap Floppy Drive

### **Swap Floppy Drive**

Enabled  
Disabled

“Enabled” para capacitar esta función a congear floppy drives. Por ejemplo, si se han establecido dos floppy drives (A y B), se puede configurar primero drive como drive B y el segundo drive como drive A o vice-versa.

### BIOS Features Setup > Boot Up Floppy Seek

**Boot Up Floppy  
Seek**

Enable  
Disabled

Capacitar (enable) o dejar (disable) buscar los estados y detectar algún error en embos floppy discos durante POST.

### BIOS Features Setup > Boot Up NumLock Status

**Boot Up NumLock  
Status**

On  
Off

“On” para capacitar el numérico función de la numérico teclado. “Off” para dejar la función y todavía canjear la teclado para cursor control.

### BIOS Features Setup > Memory Parity/ECC Check

**Memory Parity/ECC  
Check**

Disable  
Enable

Elegir “enable” a capacitar este artículo si las memorias instalado en placa soporta Parity/ECC check (comprobar Parity-ECC). La selección predeterminado es **Disable (dejar)**.



## BIOS Features Setup > Typematic Rate Setting

### Typematic Rate Setting

Disable  
Enable

Capacitar o dejar esta función de rápido razón repetitivo del teclado.

## BIOS Features Setup > Typematic Rate (Chars/Sec)

### Typematic Rate

6  
8  
10  
12  
15  
20  
24  
30

Este artículo especifica el razón cuándo carácter por cada carrera de la tecla.

El valor predeterminado es 30 characters/sec.

### BIOS Features Setup > Typematic Delay (Msec)

**Typematic Delay**

250  
500  
750  
1000

Este artículo especifica el razón de tardar de la cada carrera para antes de comienzo de otro carrera (donde otro carrera comienza). Las razones de tardar son 250, 500, 750, y 1000 msec.

### BIOS Features Setup > Security Option

**Security Option**

Setup  
Sistema

Elegir **“Sistema”** para limitar acceso a ambos arrancar sistema y BIOS setup. Así, necesitase entrar su contraseña en el prompt en la pantalla para arrancar su sistema cada vez.

Elegir **“Setup”** para limitar acceso solo a BIOS setup.

Para dejar “Security option”, elegir Password Setting from el menú principal, sólo presionar <Enter> pero no entrar nada.

**BIOS Features Setup > PCI/VGA Palette Snoop****PCI/VGA Palette  
Snoop**

Enabled  
Disabled

Enabling this item informs the PCI VGA Tarjeta to keep silent (and to prevent conflict) when palette register is updated (i.e., accepts data without responding any communication signals). This is useful only when two display Tarjetas use the same palette address and plugged in the PCI bus at the same time (such as MPEG or Video capture). In such case, PCI VGA is silent while MPEG/Video capture is set to function normally.

**BIOS Features Setup > OS Select for DRAM > 64MB****OS Select for DRAM  
> 64MB**

OS/2  
Non-OS/2

Establecer a OS/2 si su sistema usa un sistema OS/2 y tiene una memoria de tamaño más que 64 MB.

### BIOS Features Setup > Show Logo On Screen

**Show Logo On  
Screen**

Enabled  
Disabled

“Enabled” para capacitar este parámetro que se demuestra el AOpen logotipo en la pantalla [POST](#) . “Disabled” para dejar la función.

### BIOS Features Setup > Video BIOS Shadow

**Video BIOS Shadow**

Enabled  
Disabled

“VGA BIOS Shadowing” significa la función de copiar BIOS de tarjeta de video display en el área de DRAM. Éste aumentará realización del sistema porque tiempo de DRAM acceso es más rápido que ROM.

BIOS Features Setup > C800-CBFF Shadow

BIOS Features Setup > CC00-CFFF Shadow

BIOS Features Setup > D000-D3FF Shadow

BIOS Features Setup > D400-D7FF Shadow

BIOS Features Setup > D800-DBFF Shadow

BIOS Features Setup > DC00-DFFF Shadow

**C800-CBFF**  
**Shadow**

Enabled

Disabled

Estos seis artículos capacitan (enabled) o dejan (disabled) copias de los códigos de ROM a otra tarjetas de expansión. Antes que establecan estos parámetros, se necesita a saber específicas direcciones de los códigos de ROM. Si no se sabe las informaiónes, capacitar todos estos seis artículos.

**Nota:** Los segmentos F000 y E000 siempre son copiados porque código de BIOS ocupa estas áreas.

## Configurar Características del Chipset (Features Setup)

El "Chipset Features Setup" incluye configuraciones de características de chipset. Todos están relacionados con realización de sistema.

ROM PCI/ISA BIOS (2A6LJAB9)	
CHIPSET FEATURES SETUP	
AWARD SOFTWARE, INC.	
Bank 0/1 DRAM Timing	: SDRAM 10ns
Bank 2/3 DRAM Timing	: SDRAM 10ns
Bank 4/5 DRAM Timing	: SDRAM 10ns
SDRAM CAS Latency	: 3
DRAM Clock	: CPU CLK
Memory Hole At 15M-16M	: Disabled
Fast R-w Turn Around	: Disabled
System BIOS Cacheable	: Disabled
Vídeo RAM Cacheable	: Disabled
AGP Mode	: 1x
AGP Aperture Size	: 128M
CPU Micro Codes	: Disabled
***** Jumperless Setup *****	
Clock Spread Spectrum	: Off
CPU Voltage Detected	:
CPU Voltage Setting	: 2.05 V
CPU Speed Detected	: 0 MHz
CPU Clock Frequency	: 124.0 MHz
CPU Clock Ratio	: 2.0
Setup CPU Speed	: 248.0 MHz

**Aviso:** Asegurar que se entienden los artículos en el menú antes que se cambian alguno uno. Puede cambiar los parámetros para mejorar las realizaciones de sistema. Todavía, si no las nueva parámetros están compatible con su sistema, el sistema llegará a ser inestable.

**Chipset Features Setup > Bank 0/1 DRAM Timing****Chipset Features Setup > Bank 2/3 DRAM Timing****Chipset Features Setup > Bank 4/5 DRAM Timing****Bank 0/1 DRAM  
Timing**

SDRAM 10ns

SDRAM 8ns

Normal

Medium

Fast

Turbo

Establecer estos parámetros a control cronometraje de DRAM timing.

El valor predeterminado es “**SDRAM 10ns**”. No cambiar el valor predeterminado sin soporte técnico de ingeniería.

**Chipset Features Setup > SDRAM CAS Latency****SDRAM CAS Latency**

2

3

Este artículo controla el latente tiempo entre SDRAM Leer comando y el tiempo que los datos actualmente llegar disponible. Si su sistema está inestable, puede cambiar el valer 2 a 3.

## Chipset Features Setup > DRAM Reloj

### **DRAM Reloj**

CPU CLK,  
CPU CLK -33M,  
CPU CLK +33M

Reloj DRAM puede ser PCI Reloj x2, x3 or x4 dependiendo de [JP29/JP23 FSB/PCI Razón Reloj](#). Para no hacer sobrereloj, elegir CPU CLK -33M, CPU CLK and CPU CLK +33M. Actualmente, significan CPU -PCI CLK, CPU CLK and CPU +PCI CLK.

### **PCI Reloj = CPU FSB Reloj / Razón Reloj**

<b>JP29/JP23 Razón Reloj</b>	<b>CPU FSB Reloj</b>	<b>PCI</b>	<b>BIOS Setting</b>	<b>DRAM Reloj</b>
2X	66	33	CPU, CPU+PCI	66, 100
3X	100	33	CPU-PCI, CPU, CPU+PCI	66, 100, 133
3X, overRelojing	112	37.3	CPU-PCI, CPU, CPU+PCI	74.6, 112, 149.3
4X	133	33	CPU-PCI, CPU	100, 133
4X, overRelojing	155	38.75	CPU-PCI, CPU	116.25, 155



### Chipset Features Setup > Memory Hole At 15M-16M

**Memory Hole At  
15M-16M**

Enabled  
Disabled

“Enabled” para capacita el reserva de 15M-16M de memoria de sistema especial tarjeta ISA. El chipset accede código/dato de las áreas desde ISA bus directamente. Normalmente, estas áreas están reservado a tarjeta I/O planeado para memoria.

### Chipset Features Setup > Fast R-W Turn Around

**Fast R-W Turn  
Around**

Enabled  
Disabled

Para sincronizar CPU y cronometraje de DRAM. El valor predeterminado es **Capacitar (Enable)**.

### Chipset Features Setup > Sistema BIOS Cacheable

**Sistema BIOS  
Cacheable**

Enabled  
Disabled

“Enabled” para capacitar leer los datos en F000h a FFFFFh de memoria de sistema a memoria cache y vice versa. El leer desde el BIOS ROM a RAM de sistema mejorará la realización de sistema.

### Chipset Features Setup > Video RAM Cacheable

**Video RAM Cacheable**

Enabled  
Disabled

Para cache Video RAM A000 y B000.

### Chipset Features Setup > AGP Mode

**AGP Mode**

1X, 2X, 4X

Para establecer el velocidad de la tarjeta de AGP grafico.

### Chipset Features Setup > AGP Aperture Size

**AGP Aperture Size**

4, 8, 16, 32, 64, 128M

Este artículo especifica el tamaño de la rendija (aperture) en la sistema memoria. Esta rendija es dedicado a **Acelerado Graphic Puerto (AGP)**.

### Chipset Features Setup > CPU Micro Codes

**CPU Micro Codes**

Enabled  
Disabled

Estos micros códigos (Micro code) limpiará errores en CPU. Con fuerza te aconsejamos que capacitar (enable) este artículo para estabilizar su sistema, aunque reduce unos pocos velocidad del CPU.

### Chipset Features Setup > Reloj Spread Spectrum

**Reloj Spread Spectrum**

On  
Off

Para establecer spread spectrum de reloj para probar EMI. Normalmente, no deber cambiar valor predeterminado.

### Chipset Features Setup > CPU Voltage Detected

**CPU Voltage Detected**

Este artículo automaticamente detecta la voltaje CPU predeterminado y aconseja el valor correcto aquí.

## Chipset Features Setup > CPU Voltage Setting

### **CPU Voltage Setting**

1.3V to 3.5V by 0.05V  
or 0.1V stepping

Para sobreReloj. Para cambiar la voltaje CPU predeterminado, puede ajustar con 0.05V o 0.1V escalón (dependiendo de alcance de voltaje) para sobrereloj (levantar reloj) a más alto [FSB](#) Reloj. Todavía, hay peligro que **dañar su CPU gravemente**.



**Aviso:** Alto CPU core voltaje puede aumentar CPU velocidad en sobrereloj, pero también puede dañar su CPU o reducir the CPU vida.

## Chipset Features Setup > CPU Speed Detected

### CPU Speed Detected

El actual velocidad de CPU es automáticamente detectado y mostrado aquí. Puede ser diferente a [Setup CPU Speed](#) porque el [CPU Razón de Reloj](#) de algún CPU puede ser cerrado por fabricante de CPU.

## Chipset Features Setup > CPU Reloj Frequency

### CPU Reloj Frequency

66.8, 75, 83.3, 100, 105,  
110, 112, 115, 120, 124,  
133, 140, and 150 MHz.

Para establecer exterior reloj (FSB reloj). El correcto valor puede ser diferente, dependiendo de tipo de CPU. Referir a la especificación de CPU para más detalles.

## Chipset Features Setup > CPU Razón de Reloj

### CPU Razón Reloj

1.5, 2.0, 2.5, 3.0, 3.5,  
4.0, 4.5, 5.0, 5.5, 6.0,  
6.5, 7.0, 7.5, 8.0

Intel Pentium II es diseñado en diferente frecuencia Interior (Core) y Exterior (Bus). Este artículo establece el razón Core/Bus frecuencia. Valor predeterminado es 3.5x.

## Chipset Features Setup > Setup CPU Speed

### Setup CPU Speed

El velocidad de CPU resulta de “CPU Reloj Frequency” y “CPU Reloj Ratio”.

$$\text{Core Frequency} = \text{CPU FSB Reloj} * \text{CPU Ratio}$$

## Gestión del Suministro (Power Management Setup)

Este "Power Management Setup" (Configurar la gestión del suministro) permítelo a controlar la verde características de la placa madre. Ver siguiente pantalla:

```

ROM PCI/ISA BIOS (2A6LJAB9)
POWER MANAGEMENT SETUP
AWARD SOFTWARE, INC.

ACPI function           : Enabled
Power Management       : User Define
PM Control by APM      : No
Video Off Method       : Blank Screen
ACPI Suspend Type     : S1(POS)
Standby Mode           : Disabled
Suspend Mode          : Disabled
HDD Power Down        : Disabled
Soft-Off by PWRBTN    : Delay 4 Sec
Wake On PCI Card      : Disabled
Wake On Modem         : Disabled
Wake On LAN           : Disabled
Wake On RTC timer     : Enabled
Date (of Month)       : 0
Timer (hh:mm:ss)     : 0: 0: 0
VGA                   : OFF
LPT & COM              : NONE
HDD & FDD              : OFF
PCI Master            : OFF
AC PWR Auto Recovery  : Former Status

Primary INTR          : ON
IRQ3 (COM 2)         : Disabled
IRQ4 (COM 1)         : Disabled
IRQ5 (LPT 2)         : Disabled
IRQ6 (Floppy Disk)   : Disabled
IRQ7 (LPT 1)         : Disabled
IRQ8 (RTC Alarm)     : Disabled
IRQ9 (IRQ2 Redir)    : Disabled
IRQ10 (Reserved)    : Disabled
IRQ11 (Reserved)    : Disabled
IRQ12 (PS/2 Mouse)  : Disabled
IRQ13 (Coprocessor) : Disabled
IRQ14 (Hard Disk)   : Disabled
IRQ15 (Reserved)    : Disabled

ESC : Quit           ↑↓↔ : Select Item
F1  : Help           PU/PD/+/- : Modify
F5  : Old Values    F9   : Language
F6  : Load Setup Defaults
F7  : Load Turbo Defaults
  
```

## Power Management Setup > ACPI Function

### ACPI Function

Enabled  
Disabled

Elegir "Enabled" para un sistema operativo capacitado con ACPI a evitar errores inesperado. Elegir "Disabled" para un modo APM.

## Power Management Setup > Power Management

### Power Management

Max Saving  
Min Saving  
User Define  
Disabled

Elegir los modos de ahorrar las energías para su sistema. "Disabled" para apagar las funciones. Elegir "User Define" para establecer específicos parámetros.

Modo	Dormitar	Standby (Alerta)	Suspender	HDD Power Down (HDD Cerrar)
Min Saving	1 hour	1 hour	1 hour	15 min
Max Saving	1 min	1 min	1 min	1 min



### Power Management Setup > PM Controlled by APM

**PM Controlled by  
APM**

Yes  
No

Si el "Max Saving" es elegido en el "Power Management" artículo, puede usar este suceso a transferir el mgestión de energía a APM (Avanzado gestión de energía) y realzar función de ahorrar energía, como parar interno reloj del CPU.

### Power Management Setup > Video Off Method

**Video Off Method**

V/H SYNC + Blank  
DPMS Support  
Blank Screen

Para especificar el modo de suspendido monitor. "Blank Screen" escribir en blanco a video buffer. "V/H SYNC+Blank" para BIOS a controlar VSYNC y HSYNC señales. Este funci[on es solo para DPMS (Display Power Management standard) monitor. El DPMS modo usa DPMS función proveido por el tarjeta VGA.

## Power Management Setup > ACPI Suspend Type

### **ACPI Suspend Type**

S1 (POS)

S3 (STR)

Elegir suspend types. S1es Power On Suspend y S3 es Suspend a RAM.

## Power Management Setup > Standby Mode

### **Standby Mode**

Disabled, 10 Sec,  
20 Sec, 30 Sec,  
40 Sec, 1 Min, 2 Min,  
4 Min, 6 Min, 8 Min,  
10 Min, 20 Min, 30 Min,  
40 Min, 1 Hour,.

Para especificar el periodo de tiempo del inactivo sistema antes de suspender las actividades(entrar Suspend modo) que es detectado por controlar señal de IRQ o otro suceso (como I/O).

## Power Management Setup > Suspend Mode

### **Suspend Mode**

Disabled, 10 Sec,  
20 Sec, 30 Sec,  
40 Sec, 1 Min, 2 Min,  
4 Min, 6 Min, 8 Min,  
10 Min, 20 Min, 30 Min,  
40 Min, 1 Hour,

Para especificar el period de tiempo después que el sistema entra Standby modo que es detectado por controlar señal de IRQ o otro suceso (como I/O).

## Power Management Setup > HDD Power Down

### HDD Power Down

Disabled, 1 Min, .....  
15 Min

Capacitar el ocioso tiempo de IDE HDD antes de entrar un estado de energía cortado. Predeterminado "Disabled" para incapacitar la función.

## Power Management Setup > Soft-Off by PWRBTN

### Soft-Off by PWRBTN

Delay 4 sec.  
Instant-Off

Para elegir el modo de apagar energía en ACPI sistema. Con soporte de hardware, elegir **Delay 4 sec** para controlar suministro a suspender o apagar por el interruptor botón en el anterior panel. Si el botón es apretado menos de 4 segundos al encendido sistema , el sistema entra "Suspend modo". Si el botón es apretado más de 4 segundos, el sistema es apagado. El predeterminado valer es **Instant-Off** para el control de inmediato alto de suministro sin aprestar el botón para 4 segundos y no hay suspendido estado.

### Power Management Setup > Wake On PCI Tarjeta

**Wake On PCI Tarjeta**

Enable

Disable

Para capacitar o dejar la función la tarje de Wake On PCI.

Predetermonado "Disabled" es para dejar función.

### Power Management Setup > Wake On Módem

**Wake On Resume**

Enabled

Disabled

Para capacitar o dejar la función de la Wake On Módem.

Predetermonado "Disabled" es para dejar función.

### Power Management Setup > Wake On LAN

**Wake On LAN**

Enabled

Disabled

This option lets you specify enable or disable LAN Wake Up function.

### Power Management Setup > Wake On RTC Timer

**Wake On RTC Timer**

Enabled  
Disabled

Es un temporizador de despertarse (Wake Up Timer), que enciende su sistema a tiempo predeterminado. Puede ser establecido a despertarse todos los días o de una específica fecha en el mes. El tiempo es exacto a un segundo. Capacitar o dejar esta RTC Wake Up función aquí.

### Power Management Setup > Date (of Month)

**Date (of Month)**

0 - 31

Especificar la fecha a despertar su sistema. Deber capacitar el "**Wake On RTC Timer**" primero.

### Power Management Setup > Time (hh: mm: ss)

**Timer (hh: mm: ss)**

00: 00: 00 -  
23: 59: 59

Especificar la hora a despertar su sistema. Deber capacitar el "**Wake On RTC Timer**" primero.

**Power Management Setup > VGA****Power Management Setup > LPT & COM****Power Management Setup > HDD & FDD****Power Management Setup > PCI Master****VGA**

ON

OFF

Para capacitar o dejar el detección de VGA, LPT, COM, HDD, y PCI actividades durante transición de estado de suministro.

**Power Management Setup > AC PWR Auto Recovery****AC PWR Auto  
Recovery**

Former Status

On

Off

Un tradicional sistema ATX permanecerá apagado cuando se reanuda el suministro AC. Este diseño es inconveniente para mantener el network server o workstation, sin uno UPS, encendido. Esta Placa madre provee una función de Recuperación del suministro AC para solucionar esta problema. Elegir On a capacitar autorecuperación del suministro; Elegir Off a dejar esta función. Si Former Status opción es selectado, el sistema quedará al previo estado durante recuperación del suministro.

## Power Management Setup > Primary INTR

**Primary INTR**

ON

OFF

Para capacitar (On) o dejar(Off) la detección de IRQ3-15 o NMI interrupt suceros durante transición de estado de suministro. Normalmente, éste es para tarjeta de network.

- Power Management Setup > IRQ3 (COM 2)**
- Power Management Setup > IRQ4 (COM 1)**
- Power Management Setup > IRQ5 (LPT 2)**
- Power Management Setup > IRQ6 (Floppy Disk)**
- Power Management Setup > IRQ7 (LPT 1)**
- Power Management Setup > IRQ8 (RTC Alarm)**
- Power Management Setup > IRQ9 (IRQ 2 Redir)**
- Power Management Setup > IRQ10 (Reserved)**
- Power Management Setup > IRQ11 (Reserved)**
- Power Management Setup > IRQ12 (PS/2 Mouse)**
- Power Management Setup > IRQ13 (Coprocessor)**
- Power Management Setup > IRQ14 (Hard Disk)**
- Power Management Setup > IRQ15 (Reserved)**

**IRQ 3 (COM 2)**

Primary  
Secondary  
Disabled

Estos artículos capacita (enable) o deja (disable) la detección de los IRQ3-15 interrupt sucesos durante la transición de estado del suministro.



## Configurar PNP/PCI

Elegir "PNP/PCI Configuration" desde el menú principal para configurar los PCI dispositivos instalado en su sistema. El pantalla siguiente demostraráse.

```

ROM PCI/ISA BIOS (2A6LJAB9)
PNP/PCI CONFIGURATION
AWARD SOFTWARE, INC.

PNP OS Installed      : No
Resources Controlled By : Manual

IRQ-3 assigned to : PCI/ISA PnP
IRQ-4 assigned to : PCI/ISA PnP
IRQ-5 assigned to : PCI/ISA PnP
IRQ-7 assigned to : PCI/ISA PnP
IRQ-9 assigned to : PCI/ISA PnP
IRQ-10 assigned to : PCI/ISA PnP
IRQ-11 assigned to : PCI/ISA PnP
IRQ-12 assigned to : PCI/ISA PnP
IRQ-14 assigned to : PCI/ISA PnP
IRQ-15 assigned to : PCI/ISA PnP
DMA-0 assigned to : PCI/ISA PnP
DMA-1 assigned to : PCI/ISA PnP
DMA-3 assigned to : PCI/ISA PnP
DMA-5 assigned to : PCI/ISA PnP
DMA-6 assigned to : PCI/ISA PnP
DMA-7 assigned to : PCI/ISA PnP

CPU to PCI Write Buffer: Disabled
PCI Dynamic Bursting  : Disabled
PCI Master 0 WS Write : Enabled
PCI Delay Transaction : Disabled
PCI#2 Access #1 Retry : Disabled
AGP Master 1 WS Write : Disabled
AGP Master 1 WS Read  : Disabled
Assign IRQ For USB    : Disabled
Assign IRQ For VGA    : Disabled
MODEM Use IRQ         : NA
Slot 1 Use IRQ No.    : Auto
Slot 2 Use IRQ No.    : Auto
Slot 3 Use IRQ No.    : Auto
Slot 4 Use IRQ No.    : Auto

ESC : Quit          ↑↓↔ : Select Item
F1  : Help          PU/PD/+/- : Modify
F5  : Old Values    F9   : Language
F6  : Load Setup Defaults
F7  : Load Turbo Defaults
  
```

### PNP/PCI Configuration > PNP OS Installed

**PNP OS Installed**

Yes  
No

Normalmente, los PnP resources son asignado por BIOS durante **POST** (Power-On Self Test). Si se usa un **PnP** sistema operativo (como Windows 95), elegir **Yes** a informar BIOS para configurar solo recursos para arrancar (VGA/IDE o SCSI). Otro recursos asignará por PnP sistema.

### PNP/PCI Configuration > Resources Controlled By

**Resources Controlled  
By**

Auto  
Manual

“ **Manual** “ para asignar manualmente los IRQs y DMás a dispositivos de ISA y PCI. “**Auto**” para auto-configurar la función.

PNP/PCI Configuration > IRQ3 assigned to  
PNP/PCI Configuration > IRQ4 assigned to  
PNP/PCI Configuration > IRQ5 assigned to  
PNP/PCI Configuration > IRQ7 assigned to  
PNP/PCI Configuration > IRQ9 assigned to  
PNP/PCI Configuration > IRQ10 assigned to  
PNP/PCI Configuration > IRQ11 assigned to  
PNP/PCI Configuration > IRQ12 assigned to  
PNP/PCI Configuration > IRQ14 assigned to  
PNP/PCI Configuration > IRQ15 assigned to

**IRQ 3 assigned to**

Legacy ISA  
PCI/ISA PnP

Si su tarjeta ISA no es PnP compatible, necesita un especial IRQ a soportarlo. Puede elegir **Legacy ISA** que informar PnP BIOS a reservar el IRQ seleccionado al tarjeta de legacy ISA instalada. Selección predeterminado es **PCI/ISA PnP**. Tarjetas PCI son siempre PnP compatible (excepto PCI IDE tarjetas viejas).

**PNP/PCI Configuration > DMA 0 assigned to**

**PNP/PCI Configuration > DMA 1 assigned to**

**PNP/PCI Configuration > DMA 3 assigned to**

**PNP/PCI Configuration > DMA 5 assigned to**

**PNP/PCI Configuration > DMA 6 assigned to**

**PNP/PCI Configuration > DMA 7 assigned to**

**DMA 0**  
**assigned to**

Legacy ISA  
PCI/ISA PnP

Si su tarjeta ISA no es PnP compatible, necesita un especial DMA canal a soportarlo. Puede elegir **Legacy ISA** que informar PnP BIOS a reservar la DMA canal selectado al tarjeta de legacy ISA instalada. Selección predeterminado es **PCI/ISA PnP**. No Tarjetas PCI necesita una DMA canal.

**PNP/PCI Configuration > CPU to PCI Write Buffer**

**CPU to PCI Write**  
**Buffer**

Enable  
Disable

Para capacitar (enable) o deja (disable) el buffer de escribir (Write Buffer) de CPU a PCI.

### PNP/PCI Configuration > PCI Dynamic Bursting

**PCI Dynamic Bursting**

Enable

Disable

Para enable o disable el reventón dinámico de PCI (dynamic bursting)..

### PNP/PCI Configuration > PCI Master 0 WS Write

**PCI Master 0 WS  
Write**

Enable

Disable

Para controlar el ciclo de escribir de PCI master. Si es capacitado, hay no wait state (WS). Si es dejado, hay un wait state (WS) para el Escribir de PCI master.

### PNP/PCI Configuration > PCI Delay Transaction

**PCI Delay Transaction**

Enable

Disable

Para controlar la Transacción Retardado (Delayed Transaction) del VIA 586A chipset (Intel PCI a ISA puente) para que se poder con el latente (latency) de PCI ciclos a o desde ISA bus. hacer cambiar selección, si tinene problema de compatibilidad de ISA tarjeta.

### PNP/PCI Configuration > PCI#2 Access #1 Retry

**PCI#2 Access #1  
Retry**

Enable  
Disable

Si es capacitado, se desconecta AGP master cuando max veces son intentados sin éxito. PCI#2 significa AGP.

### PNP/PCI Configuration > AGP Master 1 WS Write

**AGP Master 1 WS  
Write**

Enable  
Disable

Para capacitar o dejar el escribir de Wait State (WS) de AGP master 1.

### PNP/PCI Configuration > AGP Master 1 WS Read

**AGP Master 1 WS  
Read**

Enable  
Disable

Para capacitar o dejar el leer de Wait State (WS) de AGP master 1.

**PNP/PCI Configuration > Assign IRQ for USB****Assign IRQ for USB**

Enabled  
Disabled

Para establecer el IRQ para USB.

**PNP/PCI Configuration > Assign IRQ for VGA****Assign IRQ for VGA**

Enabled  
Disabled

Para establecer el IRQ para VGA.

**PNP/PCI Configuration > Módem Use IRQ****Módem Use IRQ**

3, 4, 5, 7, 9, 10, 11, N/A

Para establecer el IRQ para módem.

**PNP/PCI Configuration > Slot 1 IRQ No.**

**PNP/PCI Configuration > Slot 2 IRQ No.**

**PNP/PCI Configuration > Slot 3 IRQ No.**

**PNP/PCI Configuration > Slot 4 IRQ No.**

**Slot1 IRQ No.**

3, 4, 5, 6, 7, 9, 10, 11,  
12, 14, 15, Auto

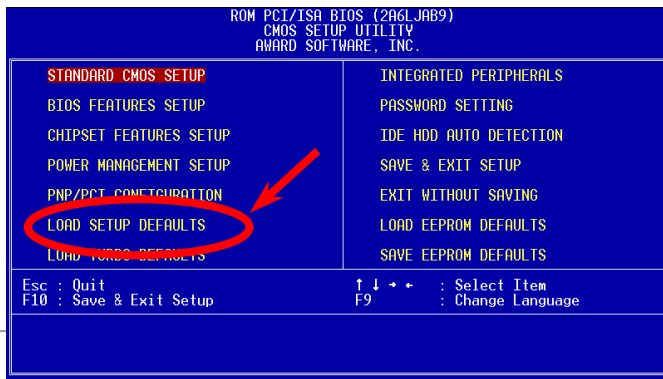
Este artículo te permite a asignar un IRQ manualmente al tarjeta de expansión sobre cada slot PCI. Si elige Auto, el sistema automáticamente asignará un valor disponible al dispositivo.

Te aconsejamos que guarda valores predeterminado, que es Auto, para acatar PnP especificación completamente.



## Cargar Configuraciones predeterminados (Load Setup Defaults)

La "Load Setup Defaults" opción provee óptimo configuraciones para óptimo realización de sistema . Óptimo configuraciones son más seguro que Turbo configuraciones. Todos **reportaje de pruebas y control de calidad de verificación, compatibilidad/reliabilidad son basado sobre "Load Setup Defaults"**. Se recomienda estas configuración para una normal operación.No "Load Setup Defaults" es más lento para esta placa madre. Para deshacer una inestable problema, puede cambiar manualmente los parámetros en "[BIOS Features Setup](#)" y "[Chipset Features Setup](#)" a tener más lento y seguro configuración.



## Cargar Turbo Predeterminado (Load Turbo Defaults)

la "Load Turbo Defaults" opción provee mejor realización que "Load Setup Defaults" para mejor realización desde la placa madre. No Turbo configuración sufre pruebas de confiabilidad y compatibilidad, pero es probado con solo limitado configuración y dispositivos (for example, una sistema que tiene solo una tarjeta de VGA y dos DIMMs). **Usa Turbo configuración sólo cuando se conoce todos artículos de menú de "Chipset Setup"**. Turbo configuración normalmente aumenta la realización desde 3% a 5%, dependiente en el chipset y Aplicación.

## Perifericos Integrados (Integrated Peripherals)

Este pantalla se muestra si elige "Integrated Peripherals" desde el principal menú. le Permite configurar las características de I/O.

```

ROM PCI/ISA BIOS (2A6LJAB9)
INTEGRATED PERIPHERALS
AWARD SOFTWARE, INC.

OnChip Primary IDE : Enabled
OnChip Secondary IDE : Enabled
IDE Prefetch Mode : Enabled
IDE HDD Block Mode : Enabled
Primary Master PIO : Auto
Primary Slave PIO : Auto
Secondary Master PIO : Auto
Secondary Slave PIO : Auto
Primary Master UDMA : Auto
Primary Slave UDMA : Auto
Secondary MasterUDMA : Auto
Secondary Slave UDMA : Auto
Init Display First : PCI Slot

OnChip Sound : Enabled
OnChip Legacy Audio : Enabled
Sound I/O Base Address: 220H
Sound IRQ Select : IRQ 5
Sound DMA Select : DMA 0
MPU-401 I/O Address : 300-303H

Onboard FDD Controller: Enabled
Onboard Serial Port 1 : Auto
Onboard Serial Port 2 : 3F8/IRQ4
UART 2 Mode : HPSIR
IR Function Duplex : Full
Rx/D, Tx/D Active : Hi, Hi
Onboard Parallel Port : 3BC/IRQ7
Onboard Parallel Mode : ECP/EPP
ECP Mode Use DMA : 1
Parallel Port EPP Type: EPP1.7
OnChip USB : Enabled
USB Keyboard Support : Disabled

AMR Function : Enabled

ESC : Quit          ↑↓←→ : Select Item
F1  : Help          PU/PD/+/- : Modify
F5  : Old Values   F9      : Language
F6  : Load Setup Defaults
F7  : Load Turbo Defaults
  
```

### Integrated Peripherals > OnChip Primary IDE

### Integrated Peripherals > OnChip Secondary IDE

**OnChip Primary IDE**

Enabled  
Disabled

Este parámetro capacita o deja dispositivos IDE conectado al conector IDE primario.

### Integrated Peripherals > IDE Prefetch Mode

**IDE Prefetch Mode**

Enabled  
Disabled

Para capacitar (enable) y dejar (disable) IDE prefetch modo.

### Integrated Peripherals > IDE HDD Block Mode

**IDE HDD Block Mode**

Enabled  
Disabled

Si su disco duro IDE soporta "Block Mode", puede elegir **Enabled** para automático detección de óptimo número de bloque leer/escribir (block read/write) per sector soportado por el disco duro IDE.

[Integrated Peripherals > Primary Master PIO](#)

[Integrated Peripherals > Primary Slave PIO](#)

[Integrated Peripherals > Secondary Master PIO](#)

[Integrated Peripherals > Secondary Slave PIO](#)

**Primary Master PIO**

Auto

Mode 1

Mode 2

Mode 3

Mode 4

“Auto” para capacitar la auto-identificación de velocidad de HDD. El modo PIO especifica el razón de transferencia de datos de HDD. Por ejemplo: Razón de modo 0 para 3.3MB/s, modo 1 para 5.2MB/s, modo 2 8.3MB/s, modo 3 11.1MB/s y modo 4 16.6MB/s. Si la realización del Disco Duro llega inestable, puede tomar un modo lento manualmente.

**Integrated Peripherals > Primary Master UDMA****Integrated Peripherals > Primary Slave UDMA****Integrated Peripherals > Secondary Master UDMA****Integrated Peripherals > Secondary Slave UDMA****Primary Master UDMA**

Auto

Disabled

Este artículo permite lo a establecer modo [Ultra DMA/66](#) para el Disco Duro IDE.

**Integrated Peripherals > Init Display First (Inicializar pantalla primero)****Init Display First**

PCI Slot

AGP

Si se instala una tarjeta PCI VGA y una tarjeta [AGP](#) al mismo tiempo, este artículo lo permite a establecer o PCI o AGP como VGA primario (initialized VGA).

**Integrated Peripherals > OnChip Sonido****OnChip Sonido**

Enable

Disable

Para capacitar (enable) o dejar (disable) audio en placa.

## Integrated Peripherals > OnChip Legacy Audio

### OnChip Legacy Audio

Enable

Disable

El Sonido Blaster Pro en placa es compatible con onchip audio. Establecer este artículo a Enabled en DOS modo.

## Integrated Peripherals > Sonido I/O Base Address

### Sonido I/O Base Address

220H, 240H, 260H,  
280H

Para seleccionar el dirección de I/O base de Sonido Blaster compatible para audio en placa.

## Integrated Peripherals > Sonido IRQ Select

### Sonido IRQ Select

IRQ5, IRQ7, IRQ9,  
IRQ10

Para seleccionar el IRQ de Sonido Blaster compatible para audio en placa.

### Integrated Peripherals > Sonido DMA Select

**Sonido DMA Select**

DMA0, DMA1,  
DMA2, DMA3

Para seleccionar el DMA de Sonido Blaster compatible para audio en placa.

### Integrated Peripherals > MPU-401 I/O Address

**MPU-401 I/O Address**

300-303H  
310-313H  
320-323H  
330-333H

Para seleccionar el dirección de I/O base de Sonido Blaster compatible para MIDI puerto.

### Integrated Peripherals > Onboard FDD Controller

**Onboard FDD  
Controller**

Enabled  
Disabled

“Enabled” para conectar el unidad de floppy disco a onboard conector de floppy disco en lugar de la tarjeta de controlador separado. Elegir “Disabled” si se usa una tarjeta de controlador separado.



## Integrated Peripherals > Onboard Serial Port 1

## Integrated Peripherals > Onboard Serial Port 2

### **Onboard Serial Port 1**

Auto

3F8/IRQ4


2F8/IRQ3

3E8/IRQ4

2E8/IRQ3

Disabled

Este parámetro especifica dirección y interrupción (interrupt) para onboard los serie puertos 1 y 2. Selección predeterminado es **Auto**.



**Nota:** Si está usando la tarjeta de network , asegurar que no IRQs se contradicen.

## Integrated Peripherals > UART 2 Mode

### UART 2 Mode

Standard  
HPSIR  
ASKIR

Se puede configurar este artículo solo si el "[Onboard Serial Port 2](#)" es capacitado (enabled). Éste especifica el modo de serie puerto 2 (serial Port 2).

### **Standard (Estandar)**

Funcionarse en normal modo. (valor predeterminado).

### **HPSIR**

Permitir la comunicación de infrarrojo serie al máximo razón 115K baud.

### **SASKIR**

Permitir la comunicación de infrarrojo serie al maximum razón 19.2K baud.

## Integrated Peripherals > IR Function Duplex

### IR Function Duplex

Full  
Half

Elegir función de duplex de IR (infrarrojo). Normalmente, "full" para lleno duplex (más rápido), porque transferencia de datos bi-direccional al mismo tiempo. "Half" para medio duplex.

### Integrated Peripherals > RxD, TxD Active

**RxD, TxD Active**

Hi, Hi  
Hi, Lo,  
Lo, Hi  
Lo, Lo

Elegir modo de RxD (Recibir Datos) y TxD (Transmitir Datos) para UART. Por ejemplo, IR , módem, etc. Normalmente, se recomienda que mantener valer predeterminado (default) y referir a manual para su dispositivos.

### Integrated Peripherals > Onboard Parallel Port

**Onboard Parallel Port**

3BC/IRQ7  
378/IRQ7  
278/IRQ5  
Disabled

Este parámetro es para especificar de dirección y interrumpir (Interrupt) del onboard paralelo puerto.

**Nota:** Si se usa una tarjeta I/O separado con el paralelo puerto, asegura que los dirección y IRQs no se contradicen.

## Integrated Peripherals > Onboard Parallel Mode

### Onboard Parallel Mode

Normal

SPP

ECP

EPP

ECP/EPP

Elegir del modo de paralelo puerto . Opciones están: **Normal (SPP, Estandar y Bidirection paralelo Puerto), EPP (Enhanced o aumentado paralelo Puerto) y ECP (Extended o prolongado paralelo Puerto).**

#### **SPP (Estandar y Bidireccional paralelo Puerto)**

SPP es el IBM AT y PS/2 compatible modo.

#### **EPP (Enhanced paralelo Puerto)**

EPP aumentar el paralelo puerto por directamente escribir/leer datos a/desde paralelo puerto sin pestillo.

#### **ECP (Extendedparalelo Puerto)**

ECP Prolongar el paralelo puerto para DMA y RLE (Run Largo codificado) compresión y decompresión.

## Integrated Peripherals > ECP Mode Use DMA

### ECP Mode Use DMA

3

1

Para establecer el canal de DMA de ECP modo

### Integrated Peripherals > Parallel Port EPP Type

**Parallel Port EPP  
Type**

EPP1.7

EPP1.9

Para seleccionar protocolo de EPP modo.

### Integrated Peripherals > OnChip USB

**OnChip USB**

Enabled

Disabled

Para capacitar (enable) o dejar (disable) [USB](#) controlador.

## Integrated Peripherals > USB Keyboard Support

### USB Keyboard Support

Enabled  
Disabled

Para capacitar o dejar el driver de [USB](#) teclado en BIOS en placa. El driver simula orden de legacy teclado para que puede usar USB teclado durante [POST](#) o después iniciar aunque no hay USB driver en su sistema.



**Nota:** No puede usar ambos USB driver y USB legacy teclado a mismo tiempo. Dejar "[USB Keyboard Support](#)" si hay USB driver en su sistema operativo.

## Integrated Peripherals > AMR Function

### AMR Function

Enabled  
Disabled

Para capacitar o dejar el AC97 módem. Si es dejado, una tarjeta de AMR Módem no trabaja normalmente.

## Establecer Contraseña (Set Password)

La contraseña previene unautorizado uso de su computador. Si se establece una contraseña, el sistema provocará la correcto contraseña antes de arrancar o acceso a Setup.

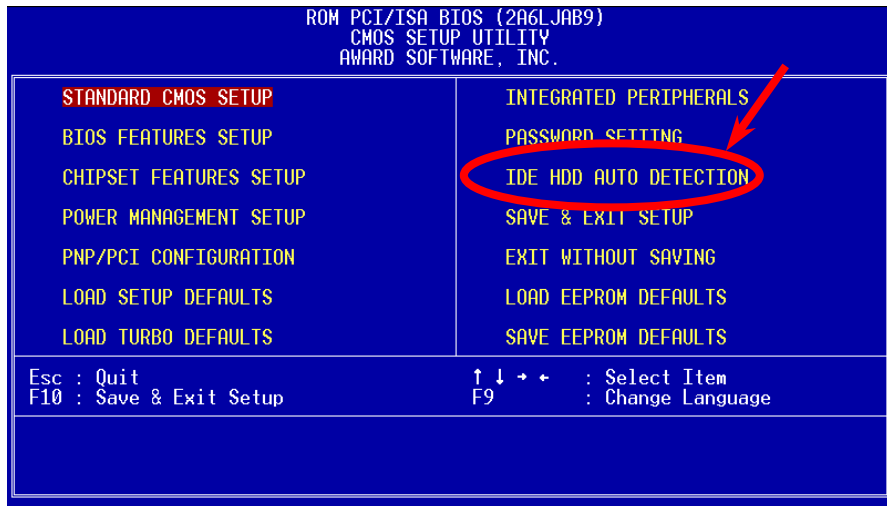
Para establecer una contraseña:

1. Al aviso, entrar la contraseña. La contraseña puede ser hasta 8 alphanumericos caracteres. Cuando se entran los caracteres, se demostan como asteriscos en la caja de contraseña sobre la pantalla.
2. Después de introducir la contraseña, presionar la tecla "Entrar".
3. Al siguiente aviso, re-introducir su contraseña y presionar la tecla "Entrar" otro vez para confirmar la nueva contraseña. Después de entrada, la principal pantalla se demostrará automáticamente.

Para dejar una contraseña, sólo presionar la tecla <Enter> cuando es movido a entrar nueva contraseña. La pantalla entonces demostan el mensaje confirmando que la contraseña ha sido dejada.

## Auto Detección de IDE HDD

Usar esta opción para detectar los parámetros del disco duro y cargarlos en "Standard CMOS Setup" automáticamente.

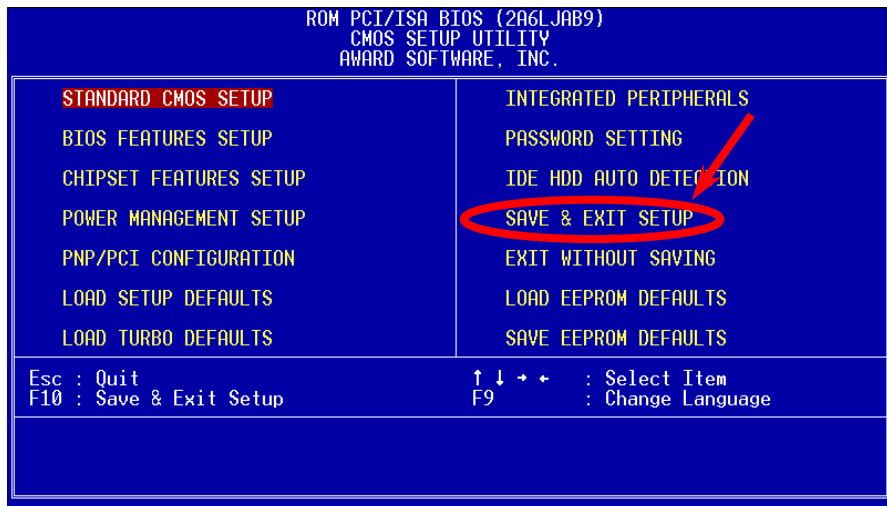




Este auto-detección sólo puede detectar un serie de los parámetros para su disco IDE. Algunos discos IDE puede soportar más de un serie de los parámetros. Si su disco duro es formatado con diferentes parámetros de éstos detectados, debe entrar los parámetros manualmente. Si los parámetros mostrados no están los mismos como los usados al disco duro, el disco duro no es accesible. Si los parámetros auto-detectados no emparejan éstos usados en su disco duro, no hacer caso a los. Entrar "N" a rechazar valores y entrar los correctos manualmente sobre la pantalla de Standard CMOS Setup.

## Guardar y Salir Configuración (Save & Exit Setup)

Esta función es para automáticamente guardar todos valores de CMOS values antes de salir Setup.



## **Cargar EEPROM Predeterminado (EEPROM Default)**

Además de "Load Setup Default" y "Load Turbo Default", puede usar "Save EEPROM Default " para guardar su configuraciones en [Flash ROM](#), y puede devolverlos con este artículo.

## **Guardar EEPROM Predeterminado(EEPROM Default)**

Puede usar este opción para guardar su confiuraciones en [Flash ROM](#). Entonces, si los datos en CMOS is lost or you forget the previous settings, you may use "Load EEPROM Default " to reload.

## **Salir Configuración sin Guardar**

Para salir configuración sin guardar los valores de CMOS cambiado. No usar esta opción si quiere guardar las nuevas configuraciones.

## **NCR SCSI BIOS y Drivers**


Debido a limitado espacio de [Flash ROM](#) , algunos versiones del BIOS no incluye NCR 53C810 SCSI BIOS (soporta DOS, Windows 3.1 and OS/2) en BIOS del sistema. Muchas tarjetas SCSI proveen sus propios SCSI BIOS en las tarjetas. Puede usar los drivers que venir en NCR SCSI tarjeta o en su sistema. Para más detalle, referir a manual de instalación de su tarjeta de NCR 53C810 SCSI.

## Modernizar BIOS (BIOS Upgrade)

Programa de AOpen Easy Flash para poner el BIOS al día es más fácil de usar que tradicional método. El binario fichero de [BIOS](#) y la rutina para poner al día son unidos juntos. Necesita ejecutar sólo una comando a completar el trámites.

1. Conseguir nueva programa de modernizar BIOS dese AOpen's web site. por ejemplo, AX34109.EXE. Es aconsejado que guardarla al DOS floppy disco bootable para recuperación.
2. Reiniciar el sistema a DOS modo sin cargar ningún gerente de memoria (como EMM386) o ningún driver. Necesita unas 520K de espacios de memoria libre.
3. Ejecutar A:> AX34109

**No cortar suministro durante FLASH PROCESAMIENTO.**

-  4. Reiniciar sistema y prestar <Del> a [enter BIOS setup](#), Elegir "[Load Setup Defaults](#)", entonces "[Save & Exit Setup](#)". Completado!

**Aviso:** El Modernizar de BIOS permanentemente reemplazará su BIOS viejo después de ejecución. Tambian se moderniza El BIOS viejo y Win95/Win98 PnP información al mismo tiempo y puede necesitar a re-configurar su sistema.

## Sobrereloj (OverRelojing)

Como uno delantero fabricante en la industria de las placa madre, AOpen siempre atende lo que los clientes quieren y desarrolla productos para cumplir diferentes requisitos. Reliabilidad, compatibilidad, tecnología delantero y característica fácil de usar son nuestros básicos objetivos en diseñar las placas madres. Además, muchos usuarios de energía nos están siempre exhortandos a proveer más alta realización del sistema por los sobrerelojes que los llamamos "Sobrerelojadores"( overclockers).

Esta parte es dedicado al sobrerelojadores.

Este placa madre de alta realización es diseñado para maximo **133MHz** del reloj del CPU bus. Todavía, su generador del reloj provee el maximo ciclo **150MHz** para alto ciclo futuro del CPU bus. Resultados de nuestros pruebas probran que **150MHz** es obtenido a condición de que propio configuración y capacitados componentes sean establecido para el sobrereloj.



**Aviso:** Este diseño de este producto sigue el diseño de CPU y vendedores de chipsets. Te aconsejamos no hacer las configuraciones beyond las especificaciones de este producto porque está corriendo el riesgo de dañar su sistema o los daos importante. Todavía, antes de sobrereloj, se asegura que todos componentes en placa puede tolerar demasiados configuraciones, especialmente sobre CPU, DRAMs, Disco Duros, y tarjeta



**Consejo:** Recuerde que el sobrereloj puede causar termico problema. Tambien seguro que el fan de CPU y el plate para termico disipación pueden deshacer los calor generado por sobrereloj.

## **Tarjeta VGA y Disco Duro HDD**

VGA y HDD son los principales componentes en sobrereloj. Para su referencia, las listas de Aopen web páginas siguiente tienen los datos de nuestros sobrereloj de éxito en el laboratorio. Recuerde que AOpen no garantiza que puede tener éxito en sobrereloj cada vez. Chequear el **Lista de Vendor disponible (AVL)** por conexión a nuestro oficial website.

**VGA:** <http://www.aopen.com.tw/tech/report/overclk/mb/vga-oc.htm>

**HDD:** <http://www.aopen.com.tw/tech/report/overclk/mb/hdd-oc.htm>

# Glosario

## **AC97**

Fundamentalmente, especificación AC97 divide circuito sonido/módem en dos partes: digital procesador y el [CODEC](#) . Ellos están vinculado por link bus AC97 para analogue I/O. Como digital procesador puede ser establecido en el principal chipset de placa madre, el coste de onboard solución de sonido/módem puede ser reducido.

## **ACPI ( Configuración avanzado & Interfaz de Fuente)**

ACPI es el especificación PC97 (1997) de la gestión de fuente. Está para ahorrar más energía por el completo gestión de fuente a sistema operativo y para evitar [BIOS](#). El chipset o súper chip I/O debe proveer el interfaz para estándar registro a sistema operativo (such as Windows 98). Está un poco parecido a interfaz [PnP](#) de registro. ACPI define momentaneo interruptor ATX por software a controlar el transición de estatus de fuente.



## **AGP (Acelerado Puerto Gráfico)**

AGP es un bus interfaz para superior actuación de gráfica 3D. AGP solo soporte operación de leer/escribir a memoria en el modo de uno-a-uno de unica-amo unica-esclavo. AGP utiliza ambos filios levantado y bajado de reloj 66MHz para 2X AGP, con razon de transferencia de datos 66MHz x 4byte x 2 = 528MB/s. AGP está avanzando a modo 4X, 66MHz x 4byte x 4 = 1056MB/s. AOpen está el compañía primera a soportar placa madre con AGP 4X por ambos AX6C (Intel 820) y MX64/AX64 (VIA 694x), desde octubre 1999.

## **AMR (Riser Audio/Módem)**

El circuito [CODEC](#) de sonido/módem solución AC97 puede ser establecido en placa o a través del tarjeta riser (tarjeta AMR) que conectar la placa by el conector AMR.

## **CD en Pack de Primo de AOpen**

Un CD está metido al paquete del placa madre AOpen a proveer drivers, Acrobat Reader en línea [PDF](#) manual y otros utilidades útiles.

## **APM**

Diferente a [ACPI](#), BIOS controla la mayoría de gestión de fuente APM. AOpen Suspend a disco duro es un bien ejemplo de gestión de fuente APM.



## **ATA/66**

ATA/66 utiliza ambos fillos levantado y bajado pero doble el razon de transferencia [UDMA/33](#) . Su razon de transferencia está cuatro veces de modo 4 PIO o modo 2 DMA, 16.6MB/s x4 = 66MB/s. Para utilizar ATA/66, necesita especial cable IDE ATA/66.

## **ATA/100**

ATA/100 es una nueva especificación IDE todavia en el curso de progreso. Él utiliza ambos fillos levantado y bajado como [ATA/66](#), pero su ciclo de reloj es reducido a 40ns. Su razon de transferencia está (1/40ns) x 2 bytes x 2 = 100MB/s. Para utilizar ATA/100, necesita especial cable IDE 80-wire ,mismo con el ATA/66.

## **BIOS (Basica Sistema entrada/salida)**

BIOS es una colección de rutina/programa que reside en [EPROM](#) o [Flash ROM](#). BIOS controla dispositivos de entrada/salido y otros dispositivos hardware para placa madre. Fundamentalmente, para aprovechar el característica de hardware portátil, necesita una sistema operativo y drivers a acceder BIOS antes de acceder el dispositivo hardware.

## **Bus Master IDE (Modo DMA)**

El tradicional PIO (de programar) IDE necesita a involucrar CPU en todos actividades de acceder IDE inclusive esperar el suceso mecanico. Para reducir cantidad de trabajo CPU, bus master IDE mecanismo transfere datos desde/a memoria sin interrumpir el CPU, y libera el CPU a funcionar al mismo tiempo durante se transfieren los datos entre memorias y mecanismo IDE. Desde luego, se necesitan el bus master IDE driver y bus master IDE HDD para soportar bus master IDE modo.

## **CODEC (Codificar y Descifrar)**

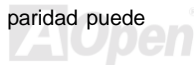
CODEC es un circuito que puede hacer conversión digital a analog y viceversa. Es el parte de la solución sonido/Módem [AC97](#).

## **DIMM (Modulo de Memoria Doble en Línea)**

Socket DIMM tiene totalmente 168 pines y soporte datos 64'bit. Está puede ser de solo o doble lados. Señal desde dedos de oro en cada lado de PCB son diferentes significando que es Doble en Línea. Casi todosl DIMMs son [SDRAM](#), que operar a 3.3V. Notar que algunos viejos DIMMs son FPM/[EDO](#) y sólo operar a 5V. No entenderlos mal con SDRAM DIMM.

## **ECC (Comprobar Error y Corrección)**

El modo ECC necesita 8 bits ECC para datos 64-bit. Una vez se accede memoria, bits ECC son puesto al día y son comprobado por un especial algoritmo. El algoritmo ECC tiene el habilidad a descubrir error doble-bit automaticamente y correge error unico-bit mientras modo paridad puede solo descubrir error unico-bit.



### **Memoria EDO (Modo Extended de datos salido Data)**

El tecnología de DRAM EDO está muy semejante a FPM (Fast Page Mode). Diferente a tradicional FPM que llegar a ser tri-estados de los datos salidos en la memoria a comenzar la actividad pre-charge , EDO DRAM guarda los datos válido hasta que siguiente memoria accede el ciclo. Eso es semejante a el efecto de tubería que lleva un estado de clock.

### **EEPROM (Electronic Erasable Programmable ROM)**

EEPROM o E<sup>2</sup>PROM está semejante a [Flash ROM](#) que puede ser re-programado por electrónica señales, pero las tecnologías de interfaces usados están diferentes. El tamaño de EEPROM es mucho menor que flash ROM.

### **EPROM (Erasable Programmable ROM)**

El tradicional placa madre almacena clave de BIOS en EPROM puede ser borrado por luz ultra-violet (UV). Si BIOS debe ser modernizado, ante todos separar EPROM desde la placa madre, limpiarlo con luz UV, re-programarlo, y entonces reestablecerlo al placa madre.

### **FCC DoC (Declaration of Conformity)**

El FCC DoC es el declaración de ajuste del componente al patrón de regulación FCC EMI. Componente DIY (tal como placa madre) sin el escudo de caja debe ajustarse a patrón FCC para aplicar al etiqueta DoC.



## **FC-PGA**

FC significa “Flip Chip”, FC-PGA es nuevo paquete de Intel para CPU de Pentium III para SKT370 socket, pero necesita una nueva placa madre con nuevo diseño. Es decir, la placa madre para este CPU FC-PGA 370 debe ser rediseñado. Intel va a repartir CPU de FC-PGA 370 y interrumpir CPU de slot 1.

## **Flash ROM**

Flash ROM puede ser re-programado por electrónicas señales. Es más fácil para BIOS ser modernizado por una utilidad de modo flash. Es también más fácil de ser infectado por virus. Because of increase of new functions, BIOS size is increased from 64KB to 256KB (2M bit). AOpen AX5T is the first board to implement 256KB (2Mbit) Flash ROM. Now flash ROM size is moving to 4M bit on AX6C (Intel 820) and MX3W (Intel 810) motherboard.

## **FSB ( anterior Side Bus) Reloj**

FSB Reloj means CPU external bus reloj.

CPU internal reloj = CPU FSB Reloj x CPU Reloj Ratio

## **Ɔ Bus**

See [SMBus](#).

## **P1394**

P1394 (IEEE 1394) es una norma de serie bus de alto velocidad para los periféricos. Diferente a [USB](#) bus de baja o media velocidad, P1394 soporta 50 to 1000Mbit/s y puede ser usado por video cámara, disk and LAN.

## **Parity Bit (Bit de paridad)**

El modo de paridad usa 1 bit de paridad para cada byte. Normalmente es modo de par paridad, es decir, se pone al día los datos de memoria, bit de paridad es ajustado a par número de "1" para cada byte. La próxima vez, si se lee la memoria con un impar número de "1", el error de paridad es ocurrido. es nombrado como la detección de error de único bit.

## **PBSRAM (Pipelined Burst SRAM)**

Para CPU de Socket 7, el leer de un dato de burst necesita cuatro Qword (Qpalabra) (Quad-word, 4x16 = 64 bits). Todavía, PBSRAM solo necesita una vez de desifrar el dirección y automáticamente envía QWords sobrante en CPU por la sucesión predefinido. Normalmente es como 3-1-1-1, totalmente 6 ciclos, mucho más rápido que SRAM asincronizado. PBSRAM es a menudo usado en L2 (level 2) cache del CPU de Socket 7. No CPU para Slot 1 Socket 370 necesita PBSRAM.

## **PC100 DIMM**

[SDRAM](#) DIMM que soporta 100MHz CPU [FSB](#) bus reloj.



## **PC133 DIMM**

[SDRAM](#) DIMM que soporta 133MHz CPU [FSB](#) bus reloj.

## **PDF Format**

PDF Format es un formato para electrónico archivos. Puede leer PDF archivos a través de Windows, Unix, Linux, Mac ... con PDF reader (lector). También puede leer PDF archivos a través del explorador de red como IE y Netscape, Note que necesita instalar PDF plug-in primero (Incluido en Acrobat Reader).

## **PnP (Plug y Play)**

La especificación de PnP provee el interface de estandar registro para ambos BIOS y sistema operativo (como Windows 95). Estos registros son usado por BIOS y el sistema para configurar recurso de sistema sin alguno conflicto. Los IRQ/DMA/Memoria automatically son asignado por PnP BIOS o sistema operativo. corriente, asi todos tarjetas PCI y ISA son ya compatible a PnP.

## **POST (Power-On Self Test)**

POST es los tramites de autocomprobación de BIOS durante arrancar sistema. Puede ser primero o segundo pantalla demostrado en su monitor durante arrancar el sistema.

## **RDRAM (Rambus DRAM)**

Rambus es un tipo de tecnología para memoria. Él usa grande transferencia de datos en modo burst. Teóricamente, la transferencia de datos debe de ser más alto que [SDRAM](#). RDRAM trabaja en modo de cascada de canal. Intel 820 solo soporta uno canal de RDRAM, en 16-bit datos, que puede mantener al maximo 32 dispositivos de RDRAM, con ilimitado sockets de [RIMM](#).

## **RIMM**

RIMM es el modulo de 184-pin para memoria. Él soporta la tecnología de memoria [RDRAM](#). un modulo de memoria RIMM puede mantener al maximo 16 dispositivos de RDRAM .

## **SDRAM (Synchronous DRAM)**

SDRAM es un de tipos de tecnologías DRAM que todavia usar el mismo ciclo de reloj que el host bus del CPU ([EDO](#) y FPM son asynchronous – no sincronizado-y no tiene la señal de reloj). Es similar a [PBSRAM](#) usando modo de burst de transferencia. SDRAM es 64-bit 168-pin [DIMM](#) y ejecutase a 3.3V. AOpen es el primero compañía soportando doble-SDRAM en DIMMs en placa (AP5V), desde Q1 1996.

## **SIMM (Single In Line Memory Module)**

Socket de SIMM es solo 72-pin, y solo de único lado. Las señales de dedo de oro en cada lado de PCB son idéntico. Es por lo que se llama único en línea. SIMM consiste en FPM o [EDO](#) DRAM y soporta 32-bit data. SIMM ha sido interrumpido en corriente diseño de placa madre.





## **SMBus (System Management Bus)**

SMBus es llamado I2C bus también. Es un bus con dos alambre electrica para comunicación de componentes (especialmente para semiconductor IC), por ejemplo, para ajustar reloj de generador de reloj para la placa madre sin jumper. La razón de transferencia de SMBus es solo 100Kbit/s, permitir un host (anfitrión) a comunicar con CPU y muchos dispositivos de master (amo) y slaves (esclavos) para enviar / recibir mensajes.

## **SPD (Serial Presence Detect)**

SPD es un pequeño ROM or [EEPROM](#) residiendo en el [DIMM](#) o [RIMM](#). SPD almacena información de la memoria modulo como cronometraje de DRAM y parámetros de chip. SPD puede ser usado por [BIOS](#) para provee mejor cronometraje a el DIMM o RIMM.

## **Ultra DMA/33**

A diferencia de tradicional PIO/DMA modo que solo usa el creciente filo de señal de mandato IDE para transferir datos, UDMA/33 usa ambos creciente y descendente edge, con el razón de transferencia dos veces más que PIO modo 4 o DMA modo 2.

16.6MB/s x2 = 33MB/s

## **USB (Universal Serial Bus)**

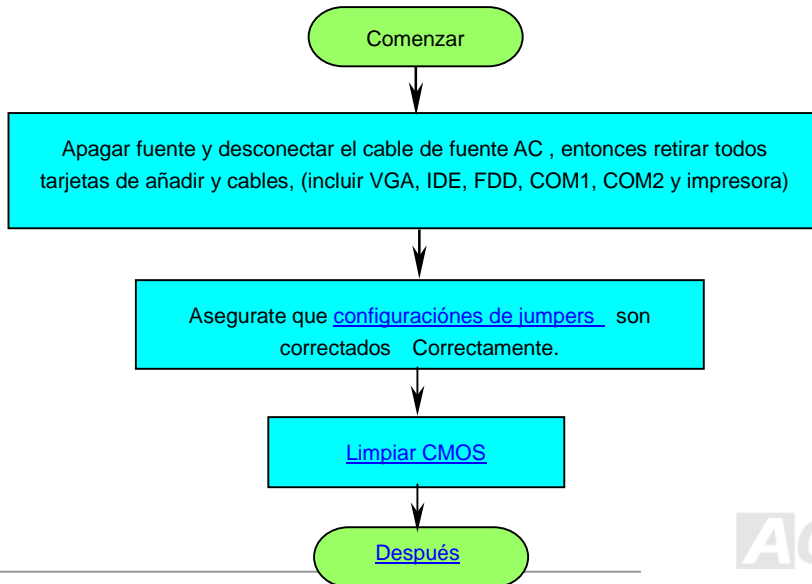
USB es un bus de 4-pin de periférico serie que transfiere en modo de cascada los periféricos de velocidad bajo/medio (menos de 10Mbit/s) como keyboard, ratón, palanca de control, escáner, impresora y módem. Con USB, se eliminan los tradicionales complejos cables desde el panel de atrás de su PC.

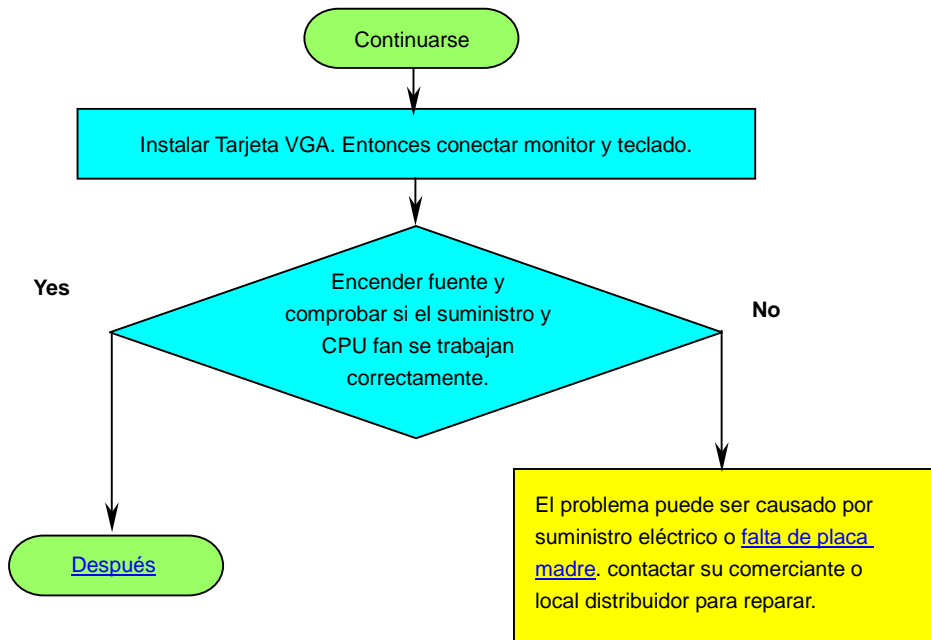
### **ZIP file**

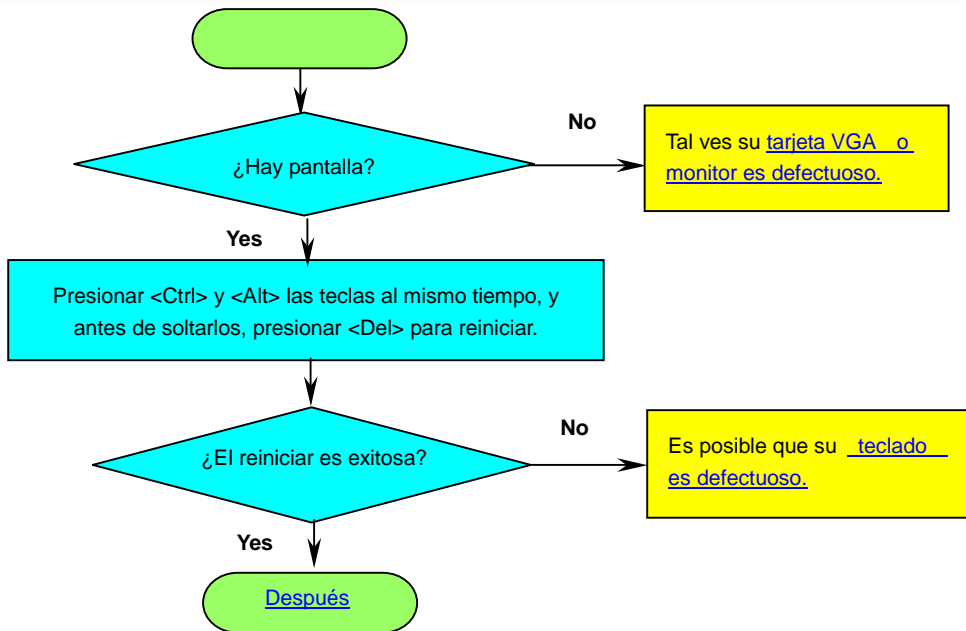
Un formato de archivos comprimido para reducir el tamaño del archivo. Para decomprimir archivos, ejecutar shareware PKUNZIP (<http://www.pkware.com/>) para DOS y otros sistemas operativos o WINZIP (<http://www.winzip.com/>) para el sistema de Windows.

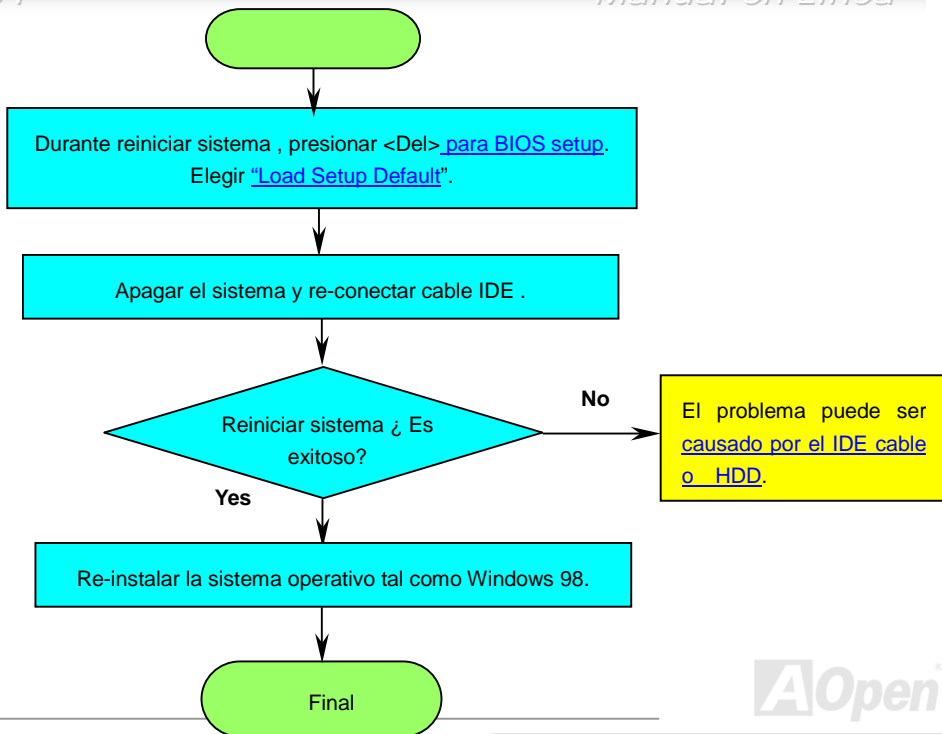


## Corrector de los errores











## Soportes Tecnicos

Estimada cliente,

Muchas gracias a elegir el producto de AOpen. El proveer el mejor y el mas rápido servicio a nuestros clientes es nuestro prioridad primero. Todavía, recibimos numerosos ecorreos y llamados mundialmente todos los días. Para servir cada cliente con tiempo, se recomienda que ocupase de recursos siguiente antes tomar el último solución (Contactar nos). Con su soporte, podemos proveer el mejor servicio a más clientes.

Muchas gracias a sus soporte!

AOpen Technical Supporting Team

1

**Manual en línea:** Leer el manual con cuidado y asegurate que las configuraciones de los jumpers y los trámitres de las instalaciones son correctos.

<http://www.aopen.com.tw/tech/download/manual/default.htm>

2

**Reportaje de prueba:** Se recomendamos que elegir placa/tarjeta/dispositivo según reportaje de compatibilidad para montar su PC.

<http://www.aopen.com.tw/tech/repuerto/default.htm>



3

**FAQ:** El último FAQ (Frequently Asked Questions) contiene muchas soluciones para sus problemas.

<http://www.aopen.com.tw/tech/fag/default.htm>

4

**Descargar Software:** Encontrar el tabla adjunto aquí para el último BIOS/utilidad/drivers.

<http://www.aopen.com.tw/tech/download/default.htm>

5

**Grupo de Noticias:** Sus problemas puede ser contestado por nuestros ingenieros de soporte o usuarios profesional en el grupo de noticias.

<http://www.aopen.com.tw/tech/newsgrp/default.htm>

6

**Contactar Distribuidora/Revendedor:** Nos vendemos los productos a través de revendedores y integradores. Ellos deben conocer su configuración de sistema muy bien y pueden resolver sus problemas más eficiente. De todos modos, los atitudes de servicios son una referencia importante cuando la próxima vez quiere comprar algo otro desde ellos.



7

**Contactarnos** : Preparar detallado informaciones sobre su sistema y sobre los sintoma de errores ante de contactarnos. El **número de parte** , **numero serie** y **versión de BIOS** son también muy útil.

## Número de parte y Número serie

El número de parte y el número serie son imprimidos sobre sello de código de barra. Puede encontrar este sello de código de barra sobre el paquete exterior, sobre ISA/CPU slot o sobre el lado de componente de PCB. Por ejemplo:

Parte

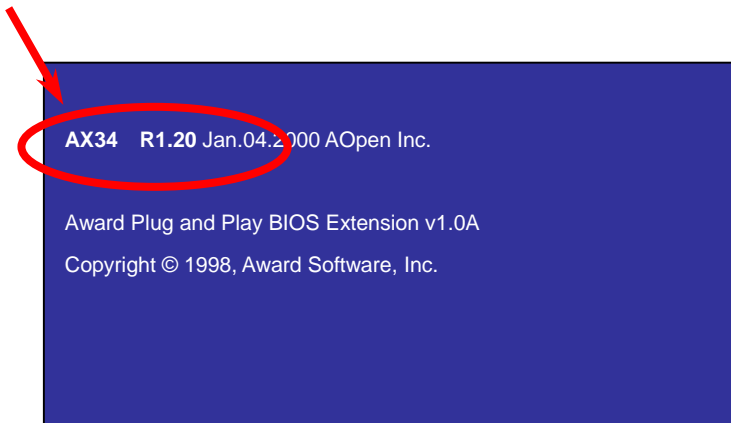


Serie No.

**P/N: 91.88110.201** is part number, **S/N: 91949378KN73** is serial number

## Nombre de Modelo y versión de BIOS

Nobre de Modelo y versión de BIOS puede ser encontrado sobre izquierdo superior angulo de primero pantalla de iniciar ([POST](#) pantalla). Por ejemplo:



**AK34** es nombre de modelo de la placa madre, **R1.20** es versión de BIOS.



Web: <http://www.aopen.com>

E-correo : ePuede enviarnos e-correo a través de forma de contact abajo:

Inglés <http://www.aopen.com.tw/tech/contact/techusa.htm>

Japonés <http://aojp.aopen.com.tw/tech/contact/techjp.htm>

Chino <http://w3.aopen.com.tw/tech/contact/techtw.htm>

Aleman <http://www.aopencom.de/tech/contact/techde.htm>

Chino simplificado <http://www.aopen.com.cn/tech/contact/techcn.htm>

**TEL:**

<b>Estados Unidos</b>	510-489-8928
<b>Los Países Bajos</b>	+31 73-645-9516
<b>China</b>	(86) 755-375-3013
<b>Taiwán</b>	(886) 2-2696-1333
<b>Alemania</b>	+49 (0) 2102-157-700

