

Montage

Das Board verfügt über mehrere Steckbrücken, mit denen die Platine den Ansprüchen des Benutzers angepaßt werden kann. Folgen Sie den nachstehenden Installationshinweisen:

- n 1. Schritt
Steckbrücken (Jumper) setzen
- n 2. Schritt
Einbau der Speichermodule
- n 3. Schritt
Einbau des Prozessors
- n 4. Schritt
Steckkarten einsetzen
- n 5. Schritt
Kabel und Netzteil anschließen
- n 6. Schritt
BIOS-Einrichtung
- n 7. Schritt
Installation der Hilfsprogramme

ACHTUNG : Wenn Sie mit einem elektrischen Schraubenzieher arbeiten, bitte unbedingt Antistatikarmband tragen. Die empfohlene Drehkraft liegt bei 5 bis 8 kg/cm. Ein höheres Drehmoment könnte die Chippole beschädigen.

Kennwort löschen: CPS

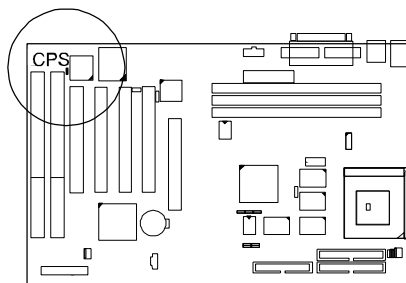
Mit diesem Jumper kann das Kennwort deaktiviert werden. Dies ist notwendig, sollten Sie einmal das Kennwort des Rechners vergessen. Gehen Sie dabei so vor: 1. Rechner abschalten. (2). Jumper überbrücken. (3) Rechner einschalten. (4) Beim Hochfahren die Taste »Entf« drücken und BIOS neu konfigurieren. (5) Rechner abschalten. (6) Kappe der Steckbrücke abnehmen. (7) Rechner einschalten. Die neuen Einstellungen werden geladen.



Enable



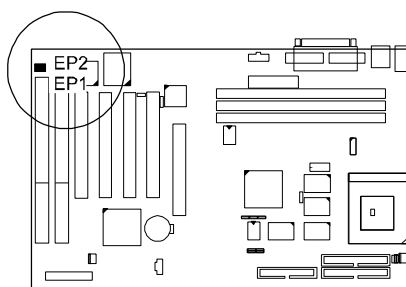
Disable
(Default)



Auswahl des Flash ROM: EP1, EP2

Diese beiden Steckbrücken dienen der Konfiguration des Flash-ROMs. Die Schalter sind ab Werk korrekt eingestellt. Den Flash-ROM-Typ können Sie auf dem Chip ablesen, nachdem Sie die Etikette abziehen.

1MB	Intel 28F001BX	EP2	
	MXIC 28F1000PQC	EP1	
	SST 29EE010	EP2	
	ATMEL AT29C010A	EP1	
2MB	MXIC 28F2000TPC	EP2	
	SST 29EE020	EP2	
	ATMEL AT29C020	EP1	
	AMD AM29F002NT	EP1	



Datenübertragung von CPU an SRAM: SRAM

Zur Konfiguration des Schreib-/Lesebetriebs zwischen CPU und SRAM.
Wenn im Rechner ein Cyrix- oder IBM-Prozessor installiert ist, setzen Sie die Steckbrücke auf 2-3. Lesen Sie außerdem unter »Linear Burst Mode« im Kapitel 3, »BIOS-Einrichtung« nach.

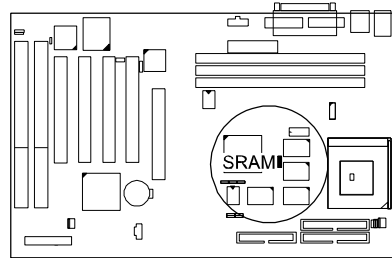


Intel Burst
(default)
For
Intel, AMD,
Cyrix,
IBM CPUs



Linear Burst

For
Cyrix,
IBM CPUs



DIMM-Frequenz: CLK4, SDRAM

**SDRAM Freq.
= CPU External Freq.**

CLK4  1

SDRAM  1

**SDRAM Freq.
= AGP Bus Freq.**

CLK4  1

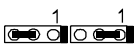
SDRAM  1

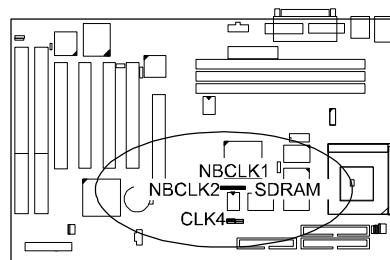
Systemfrequenz: NBCLK1, NBCLK2

**100MHz
83MHz**

 1 1
NBCLK2 NBCLK1

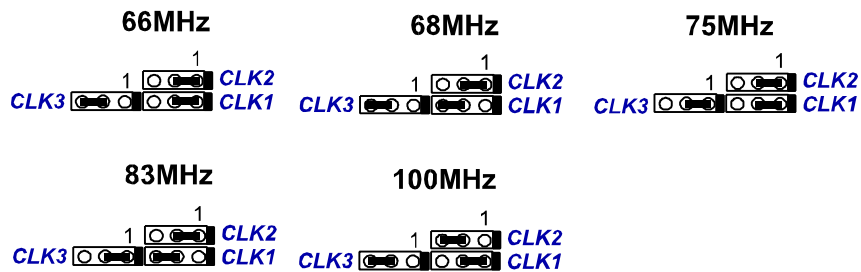
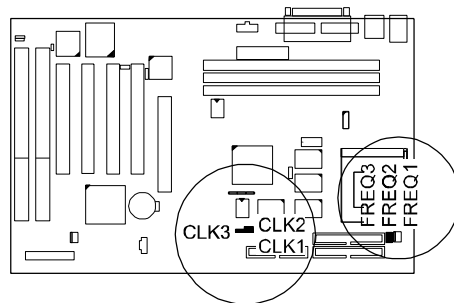
**75MHz
68MHz
66MHz**

 1 1
NBCLK2 NBCLK1



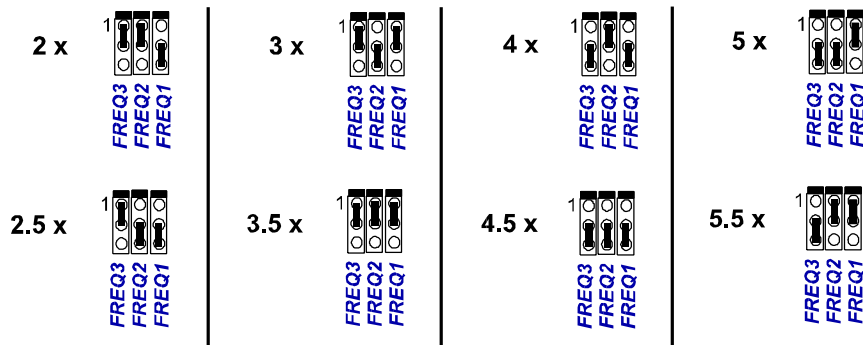
Busfrequenz (Bustakt): CLK1, CLK2, CLK3

Auf der Platine können zwei verschiedene Taktgeber integriert sein. Die folgende Tabelle zeigt die Steckbrückeneinstellungen für CPU-Geschwindigkeiten bei unterschiedlichen Taktraten.



CPU-Bus-Frequenzverhältnis: FREQ1, FREQ2, FREQ3

Diese drei Steckbrücken werden zur Festlegung des Verhältnisses zwischen interner CPU-Frequenz und Bustakt verwendet.



Einstellen der Prozessorfrequenz

Intel Pentium MMX (Einheit für CPU- und Bustakt: MHz)

Typ	Frequ.	Bustakt	Verh.
Pentium P54C	200	66	3 x
	166	66	2,5 x
	133	66	2 x
	100	66	1,5 x
Pentium MMX	233	66	3,5 x
	200	66	3 x
	166	66	2,5 x

AMD-K6 (Einheit: MHz)

Typ	Frequ.	Bustakt	Verh.
K6 -300 / 3D 300*	300	66	4,5 x
K6-266 / 3D 266	266	66	4 x
K6-233	233	66	3,5 x
K6-200	200	66	3 x
K6-166	166	66	2,5 x

IBM/Cyrix 6x86L/6x86MX (Einheit: MHz)

Typ	Bustakt	Verh.
6x86MX-PR266	83	2,5 x
6x86MX-PR233	83	2 x
	75	2,5 x
6x86MX-PR200	66	2,5 x
	75	2 x
6x86MX-PR166	66	2 x
6x86L-PR200+	75	2 x
6x86L-PR166+	66	2 x

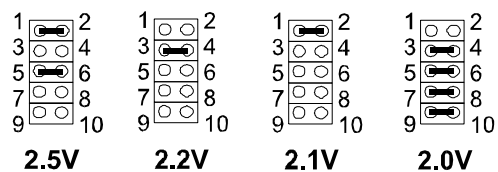
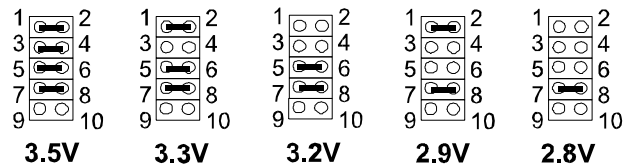
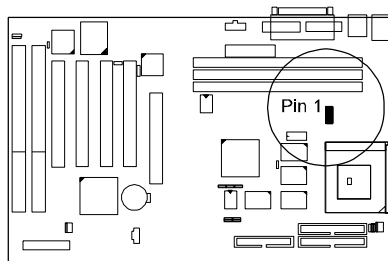
Bemerkungen:

- * Prozessor stand zur Drucklegung des Handbuchs noch nicht zur Verfügung.
- Bitte lesen Sie Geschwindigkeit und Taktratenverhältnis an der Beschriftung des Cyrix-Chips ab.

Einstellen der Prozessorspannung

Dieser Abschnitt beschreibt alle von der Platine unterstützten Prozessorspannungen. Im folgenden Diagramm finden Sie zwei Zeilen für die CPU-Spannung (Kernspannung) mit Angaben zur Steckbrückenkonfiguration.

Merke: Bitte lesen Sie Geschwindigkeit und Taktratenverhältnis an der Beschriftung des Chips ab. (Kernspannung, IO-Spannung ist 3,3V.)



Diese Seite bleibt absichtlich frei.